(19) 日本国特許庁(JP)

(12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特**期2004-213650** (P2004-213650A)

(43) 公開日 平成16年7月29日(2004.7.29)

(51) Int. C1.7

 $\mathbf{F} \mathbf{I}$

テーマコード (参考)

GO6F 12/14

GO6F 12/14 320B

5B017

審査請求 未請求 請求項の数 12 OL (全 34 頁)

(21) 出願番号 (22) 出願日 (31) 優先権主張番号	特願2003-423530 (P2003-423530) 平成15年12月19日 (2003.12.19) 特願2002-367608 (P2002-367608)	(71) 出願人	399035766 エヌ・ティ・ティ・コミュニケーションズ 株式会社
(32) 優先日	平成14年12月19日 (2002.12.19)		東京都千代田区内幸町一丁目1番6号
(33) 優先権主張国	日本国 (JP)	(74) 代理人	100083806
			弁理士 三好 秀和
		(74) 代理人	100068342
			弁理士 三好 保男
		(74) 代理人	100095500
			弁理士 伊藤 正和
		(74) 代理人	100101247
			弁理士 高橋 俊一
		(74) 代理人	100098327
			弁理士 高松 俊雄
			最終頁に続く

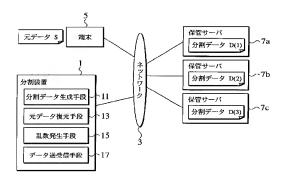
(54) 【発明の名称】データ分割方法、データ分割装置およびコンピュータプログラム

(57)【要約】

【課題】 比較的簡単な処理により元データを効率的に 分割し得るデータ分割方法および装置を提供する。

【解決手段】 元データ8、分割数n、処理単位ピット長bを設定し、元データ8を処理単位ピット長b毎に区分けして複数の元部分データ8(j)を生成し、複数の乱数部分データR(j)を生成し、各分割データD(i)を構成する各分割部分データ(i,j)を元部分データと乱数部分データの排他的論理和がらなる所定の定義式に従って生成する。

【選択図】 図1



【特許請求の範囲】

【請求項1】

元データを所望の処理単位ビット長に基づいて所望の分割数の分割データに分割するデータ分割方法であって、

元データを処理単位ピット長毎に区分けして、複数の元部分データを生成し、

この複数の元部分データの各々に対応して、元データのピット長と同じまたはこれより短い長さの乱数がら処理単位ピット長の複数の乱数部分データを生成し、

各分割データを構成する各分割部分データを元部分データと乱数部分データの排他的論理和によって処理単位ビット長毎に生成し、

所望の分割数の分割データを複数の分割部分データから生成することにより、各分割データのみから元データが不明であるが、生成した分割データのうちの所定の個数の分割データから元データが復元可能であるようにする

ことを特徴とするデータ分割方法。

【請求項2】

元部分データと乱数部分データは、分割数より1つ少ない複数個ずつ生成されることを 特徴とする請求項1記載のデータ分割方法。

【請求項3】

分割データは、乱数のみからなる1つ以上の分割データと、1つ以上の元部分データと 1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる1つ以上の分割データを含むことを特徴とする請求項1記載のデータ分割方法。

【請求項4】

乱数のみからなる1つの分割データは、任意に定めた長さの乱数を繰り返すことによって構成されることを特徴とする請求項8記載のデータ分割方法。

【請求項5】

乱数のみからなる1つの分割データは、疑似乱数生成アルゴリズムに基づいて所定の長さの情報から生成された疑似乱数により構成されることを特徴とする請求項8または請求項4記載のデータ分割方法。

【請求項6】

分割データは、1つ以上の元部分データと1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる2つ以上の分割データを含むことを特徴とする請求項1記載のデータ分割方法。

【請求項7】

元データ、乱数、分割データ、分割数および処理単位ビット長をそれぞれ8.R.D. nおよび bで表すとともに、変数として i (=1 \sim n) および j (=1 \sim n 1)を用いて複数 (n 1)個の元部分データ、複数 (n 1)個の乱数部分データ、複数 (n)個の分割データおよび各分割データの複数 (n 1)個の分割部分データのそれぞれのうちの1っをそれぞれ8(j).R(j).D(i)およびD(i,j)で表わし、変数 jを1 からn 1まで変えて、各元部分データ8(j)を元データ $80b\times(j$ 1)+1ビット目からbピット分のデータとして作成し、U[n.n]を

n ×n行 列で i 行 j 列 の 値 u(i, j)が

i+j≤n+1 のとき u(i,j)=1

である行列とし、P[n,n]をn×n行列でi行j列の値P(i,j)が

上記以外のとま P(i,j)=0

である行列としたとき、c(j.i.k)を(n 1)×(n 1)行列であるU[n 1,n 1]×P[n 1,n 1]^(j 1)のi行k列の値と定義し、ただしU[n 1,n 1]×P[n 1,n 1]^(j 1)とは行列U[n 1,n 1]とj 1個のP[n 1,n 1]の積を表し、Q(j,i,k)をc(j,i,k)=1のとき、Q(j,i,k)=R(k)、c(j,i,k)=0のとき、Q(j,i,k)=0と定義したとき、各分割部分データD(i,j)を、変数iを 1 からn まで変えながら各変数iにおいて変数jを 1 からn 1まで変えて、i<nのとき、

20

10

30

40

【数1】

$$D(i,j) = S(j) * (\prod_{k=1}^{n-1} Q(j,i,k))$$

とし、i=nのとき、

D(i, j)=R(j)

として生成する、ただし

【数2】

$$\sum_{k=1}^{n-1} Q(j,i,k) = Q(j,i,1) * Q(j,i,2) * \cdots * Q(j,i,n-1)$$

*は排他的論理和演算を表す、ことを特徴とする請求項1記載のデータ分割方法。

【請求項8】

各分割データは、各分割データを構成する分割部分データ間で演算を行うことによって 乱数成分が失われることがないように生成されることを特徴とする請求項 1 記載のデータ 分割方法。

【請求項9】

各分割データは、まず元部分データと乱数部分データの排他的論理和演算による所定の定義式を用いて各分割データを構成する複数の分割部分データを生成し、その後各分割データを構成するある1つの分割部分データと別の1つの分割部分データを入れ換えることによって生成されることを特徴とする請求項8記載のデータ分割方法。

【請求項10】

各分割データは、まず元部分データと乱数部分データの排他的論理和演算による所定の定義式を用いて各分割データD(i)を構成する複数の分割部分データD(i,j)を生成し、その後各iの値がn 1>i>0であるD(i,j)からj番目の乱数部分データR(j)

を削除することによって生成される、ただしnは所望の分割数、j=(n 1)×m+1. m≥0は任意の整数である、ことを特徴とする請求項8記載のデータ分割方法。

【請求項11】

元データを所望の処理単位ビット長に基づいて所望の分割数の分割データに分割するデータ分割装置であって、

元データを処理単位ピット長毎に区分けして、複数の元部分データを生成する元部分データ生成手段と、

この複数の元部分データの各々に対応して、元データのピット長と同じまたはこれより短い長さの乱数から処理単位ピット長の複数の乱数部分データを生成する乱数生成手段と

各分割データを構成する各分割部分データを元部分データと乱数部分データの排他的論理和によって処理単位ピット長毎に生成する分割部分データ生成手段と、

所望の分割数の分割データを複数の分割部分データから生成することにより、各分割デ

- ータのみから元データが不明であるが、生成した分割データのうちの所定の個数の分割データから元データが復元可能であるようにする分割データ生成手段と
 - を有することを特徴とするデータ分割装置。

【請求項12】

元データを所望の処理単位ビット長に基づいて所望の分割数の分割データに分割するデータ分割用のコンピュータプログラムであって、

元データを処理単位ピット長毎に区分けして、複数の元部分データを生成し、

この複数の元部分データの各々に対応して、元データのピット長と同じまたはこれより 短い長さの乱数から処理単位ピット長の複数の乱数部分データを生成し、

各分割データを構成する各分割部分データを元部分データと乱数部分データの排他的論理和によって処理単位ピット長毎に生成し、

所望の分割数の分割データを複数の分割部分データから生成することにより、各分割デ

10

20

30

40

20

30

40

50

ータのみから元データが不明であるが、生成した分割データのうちの所定の個数の分割データから元データが復元可能であるようにする

ことをコンピュータに実行させることを特徴としたコンピュータプログラム。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は、データの機密性および安全性を確保するためにはデータを分割して保管することが有効であるが、このような場合などに有効なデータ分割方法および装置に関し、更に詳しくは、元データを所望の処理単位ビットに基づいて所望の分割数の分割データに分割するデータ分割方法および装置に関する。

【背景技術】

[0002]

重要な秘密データ(以下、元データという)を保管する場合、紛失、破壊、盗難やプライバシー侵害の脅威がある。このような脅威は秘密に保管すべきデータを単に暗号化しただけでは解決できず、紛失、破壊に備えてコピーを複数作ることが有効であるが、コピーを複数作ると盗難のリスクが増加してしまう。

[00003]

このような問題を解決する手段として、従来、しきい値秘密分散法がある(非特許文献 1 参照)。この従来の方法は、元データ8をn個のデータに分割し、そのうち任意の×個の分割データを集めれば元データ8が復元できるが、任意の×1個の分割データでは元データ8は復元できないというものである。従って、×1個まで分割データが盗まれても元データ8が漏れず、またn×個まで分割データを紛失したり破壊されたりしても、元データ8を復元できる。

[0004]

この方法の代表的な実現例としてN 1次多項式と剰余演算により構成される方法がある(非特許文献2参照)。この従来の方法は、公開鍵暗号方式の秘密鍵の分割管理などで利用されており、データ量があまり多くなりため、現状のコンピュータの演算処理能力、記憶装置・記憶媒体などのコストに対しては特に問題なり。

【非特許文献1】A. Shamir, "How to Share a Secret", Comm. Assoc. Comput. Mach., Vol. 22, no. 11, pp. 612-613(Nov. 1979)

【非特許文献 2】 Bruce Schneier, "Applied Cryptography", John Wiley&Sons, Inc.. pp. 383 384(1994)

【発明の開示】

【発明が解決しようとする課題】

[0005]

上述した従来の方法を安全に保管したいデータ量が例えばメガバイト、ギガバイトまたはされ以上の規模となった場合に利用すると、多項式演算・剰余演算などを含む多倍長整数の演算処理を大量のデータに対して行う演算処理能力が必要となるとともに、またこの従来の方法では、例えば分割数 n=5の場合には 1 バイトのデータから 1 バイトの分割データが 5 つ生成されるため、元データに対して単純に分割数に比例した倍数の記憶容量が必要となるなど、コンピュータを用いて具体的に実現する上で現実的ではないという問題がある。

[0006]

また、上述した従来の方法では、データの機密性を確保するため分割演算のための処理 単位を設定しているが、この分割演算の処理単位にある程度のデータ長が必要となり、任 意の処理単位で分割演算を行うことができないという問題もある。

[0007]

本発明は、上記に鑑みてなされたもので、その目的とするところは、比較的簡単な処理により元データを効率的に分割し得るデータ分割方法、装置およびコンピュータプログラムを提供することにある。

20

30

40

【課題を解決するための手段】

[0008]

上記目的を達成するため、本発明は、元データを所望の処理単位ピット長に基づいて所望の分割数の分割データに分割するデータ分割方法であって、元データを処理単位ピット長毎に区分けして、複数の元部分データを生成し、この複数の元部分データの各々に対応して、元データのピット長と同じまたはこれより短い長さの乱数から処理単位ピット長の複数の乱数部分データを生成し、各分割データを構成する各分割部分データを元部分データと乱数部分データの排他的論理和によって処理単位ピット長毎に生成し、所望の分割数の分割データを複数の分割部分データから生成することにより、各分割データのみから元データが不明であるが、生成した分割データのうちの所定の個数の分割データから元データが復元可能であるようにすることを特徴とするデータ分割方法を提供する。

[0009]

また、本発明では、元部分データと乱数部分データは、分割数より1つ少なり複数個ずっ生成されることを特徴とする。

[0010]

また、本発明では、分割データは、乱数のみからなる1つ以上の分割データと、1つ以上の元部分データと1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる1つ以上の分割データを含むことを特徴とする。

[0011]

また、本発明では、乱数のみからなる1つの分割データは、任意に定めた長さの乱数を繰り返すことによって構成されることを特徴とする。

[0012]

また、本発明では、乱数のみからなる1つの分割データは、疑似乱数生成アルゴリズムに基づいて所定の長さの情報から生成された疑似乱数により構成されることを特徴とする

[0013]

また、本発明では、分割データは、1つ以上の元部分データと1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる2つ以上の分割データを含むことを特徴とする。

[0014]

また、本発明は、元データ、乱数、分割データ、分割数および処理単位ピット長をそれぞれ 8.R.D. n および b で表すとともに、変数として i (=1~n) および j (=1~n 1) を用いて複数 (n 1) 個の元部分データ、複数 (n 1) 個の乱数部分データ、複数 (n) 個の分割データおよび各分割データの複数 (n 1) 個の分割部分データのそれぞれのうちの 1 っをそれぞれ 8(j).R(j).D(i) および D(i,j) で表わし、変数 j を 1 から n 1まで変えて、各元部分データ 8(j) を元データ $80b\times(j)+1$ ピット目 から b ピット分のデータとして作成し、U[n,n] を

n×n行列でi行j列の値u(i,j)が

i+j≤n+1 のとき u(i,j)=1

i+j>n+1 のとき u(i,j)=0

である行列とし、P[n, n]をn×n行列でi行j列の値P(i, j)が

j=i+1 のとき p(i,j)=1

i=1, j=n のとき p(i, j)=1

上記以外のとま P(i,j)=0

である行列としたとき、c(j,i,k)を(n 1)×(n 1)行列であるU[n 1,n 1]×P[n 1,n 1]^(j 1)のi行k列の値と定義し、ただしU[n 1,n 1]×P[n 1,n 1]^(j 1)とは行列U[n 1,n 1]とj 1個のP[n 1,n 1]の積を表し、Q(j,i,k)をc(j,i,k)=1のとき、Q(j,i,k)=R(k),c(j,i,k)=0のとき、Q(j,i,k)=0と定義したとき、各分割部分データD(i,j)を、変数iを1からnまで変えながら各変数iにおいて変数jを1からnまで変えながら各変数iにおいて変数jを1からn 1まで変えて、i<nのとき、

20

30

40

50

【数3】

$$D(i,j) = S(j) * (\prod_{k=1}^{n-1} Q(j,i,k))$$

[0015]

とし、 i=nの と ⇒ 、 D(i, j)=R(j)

として生成する、ただし

【数4】

$$\prod_{k=1}^{n-1} Q(j,i,k) = Q(j,i,1)*Q(j,i,2)* \cdots *Q(j,i,n-1)$$

[0016]

* は排他的論理和演算を表す、ことを特徴とする。

[0017]

また、本発明では、各分割データは、各分割データを構成する分割部分データ間で演算を行うことによって乱数成分が失われることがないように生成されることを特徴とする。

[0018]

また、本発明では、各分割データは、まず元部分データと乱数部分データの排他的論理和演算による所定の定義式を用いて各分割データを構成する複数の分割部分データを生成し、その後各分割データを構成するある1つの分割部分データと別の1つの分割部分データを入れ換えることによって生成されることを特徴とする。

[0019]

また、本発明では、各分割データは、まず元部分データと乱数部分データの排他的論理和演算による所定の定義式を用いて各分割データD(i)を構成する複数の分割部分データD(i,j)を生成し、その後各iの値がn 1>i>0であるD(i,j)からj番目の乱数部分データR(j)を削除することによって生成される、ただしnは所望の分割数、 $j=(n 1) \times m+1$. $m \ge 0$ は任意の整数である、ことを特徴とする。

[0020]

すらに、本発明は、元データを所望の処理単位ピット長に基づいて所望の分割数の分割データに分割するデータか割装置であって、元データを処理単位ピット長毎に区分けして、複数の元部分データを生成する元部分データ生成手段と、この複数の元部分データの各々に対応して、元データのピット長と同じまたはこれより短い長さの乱数から処理単位ピット長の複数の乱数部分データを生成する乱数生成手段と、各分割データを構成する分割部分データを元部分データと乱数部分データの排他的論理和によって処理単位ピット長毎に生成する分割部分データと乱数部分データの計で的論理和によって処理単位ピット長毎に生成する分割部分データと記数部分データのおりまであるが、生成した分割データのうちの所定の個数の分割データから元データが復元可能であるようにする分割データのうちの所定の個数の分割データから元データが復元可能であるようにする分割データ生成手段とを有することを特徴とするデータ分割装置を提供する。

[0021]

すらに、本発明は、元データを所望の処理単位ビット長に基づいて所望の分割数の分割データに分割するデータ分割用のコンピュータプログラムであって、元データを処理単位ビット長毎に区分けして、複数の元部分データを生成し、この複数の元部分データの各々に対応して、元データのピット長と同じまたはこれより短い長さの乱数から処理単位ビット長の複数の乱数部分データを生成し、各分割データを構成する各分割部分データを元部分データと乱数部分データの排他的論理和によって処置単位ピット長毎に生成し、所望の分割数の分割データを複数の分割部分データから生成することにより、各分割データのみりら元データが不明であるが、生成した分割データのうちの所定の個数の分割データから元データが復元可能であるようにすることをコンピュータに実行させることを特徴としたコンピュータプログラムを提供する。

20

30

40

50

【発明の効果】

[0022]

以上説明したように、本発明によれば、元データを処理単位ビット長毎に区分けして複数の元部分データを生成し、複数の乱数部分データを生成し、各分割データを構成する各分割部分データを元部分データと乱数部分データの排他的論理和からなる所定の定義式に従って生成するので、従来のように多項式や剰余演算を用いることなく、コンピュータ処理に適したビット演算である排他的論理和演算を用いることにより高速かつ高性能な演算処理能力を必要とせず、大容量のデータに対しても簡単な演算処理を繰り返して分割データを簡単かつ迅速に生成することができるとともに、また分割データの保管に必要となる記憶容量も分割数に比例した倍数の容量よりも小さくすることができる。

【発明を実施するための最良の形態】

[0023]

以下、図面を用いて本発明の実施の形態を説明する。図1は、本発明の一実施形態に係るデータ分割方法を実施するデータ分割装置を含むシステム構成図である。本実施形態のデータ分割装置は、符号1で示すように分割装置1としてネットワーク8に接続されて設けられ、このネットワーク3にアクセスしてくる端末5からの元データ分割要求に応じて元データ8を複数の分割データに分割し、この分割した複数の分割データをネットワーク8を介して複数の保管サーバ7の、7b、7cに保管するようになっている。なお、図1では、分割装置1は、端末5からの元データ8を3つの分割データD(1)、D(2)、D(3)に分割し、それぞれを複数の保管サーバ7の、7b、7cに保管するようにしている。

[0024]

また、分割装置 1 は、ネットワーク 8 を介してアクセスしてくる端末 5 からの元データ復元要求に応じて複数の分割データD(1). D(2). D(8)をネットワーク 8 を介して各保管サーバ7 から取得し、この取得した複数の分割データD(1). D(2). D(3)から元データ8を復元し、ネットワーク 8 を介して端末 5 に送信するようになっている。

[0025]

分割装置1は、詳しくは、元データ8から複数の分割データDを生成する分割データ生成手段11、複数の分割データDから元データ8を復元する元データ復元手段18、元データ8から複数の分割データDを生成するために使用される乱数Rを発生する乱数発生手段15、および分割データ生成手段11で生成した複数の分割データDをネットワーク8を介して複数の保管サーバ7α、7b、7cに送信したり、また複数の保管サーバ7α、7b、7cからの複数の分割データDをネットワーク8を介して受信するためのデータ送受信手段17から構成されている。

[0026]

上述したように構成される本実施形態における元データの分割および復元では、元データを所望の処理単位ピット長に基づいて所望の分割数の分割データに分割するが、この場合の処理単位ピット長は任意の値に設定することができ、元データを処理単位ピット長毎に区分けして、この元部分データから分割部分データを分割数より1少ない数ずつ生成するので、元データのピット長が処理単位ピット長の(分割数 1)倍の整数倍に一致しない場合は、元データの末尾の部分に0を埋めるなどして元データのピット長を処理単位ピット長の(分割数 1)倍の整数倍に合わせることにより本実施形態を適用することができる

[0027]

また、上述した乱数も(分割数 1)個の元部分データの各々に対応して処理単位ピット長のピット長を有する(分割数 1)個の乱数部分データとして乱数発生手段15から生成される。すなわち、乱数は処理単位ピット長毎に区分けされて、処理単位ピット長のピット長を有する(分割数 1)個の乱数部分データとして生成される。更に、元データは処理単位ピット長に基づいて所望の分割数の分割データに分割されるが、この分割データの各々も(分割数 1)個の元部分データの各々に対応して処理単位ピット長のピット長を有する(分割数 1)個の分割部分データとして生成される。すなわち、分割データの各々は、

処理単位ピット長毎に区分けされて、処理単位ピット長のピット長を有する(分割数 1)個の分割部分データとして生成される。

[0028]

なお、以下の説明では、上述した元データ、乱数、分割データ、分割数および処理単位ピット長をされぞれS. R. D. n およびbで表すとともに、また複数のデータや乱数などのうちの1つを表わす変数として $i(=1\sim n)$ および $j(=1\sim n-1)$ を用い、(分割数n-1)個の元部分データ、(分割数n-1) 個の乱数部分データ、および分割数n 個の分割データDのされぞれのうちの1つをされぞれS(j)、R(j) およびD(i) で表記し、更に各分割データD(i) を構成する複数 (n-1) の分割部分データをD(i,j) で表記するものとする。すなわち、S(j) は、元データSの先頭から処理単位ピット長毎に区分けして1番から順に採番した時のj番目の元部分データを表すものである。

[0029]

この表記を用いると、元データ、乱数データ、分割データとこれらをそれぞれ構成する 元部分データ、乱数部分データ、分割部分データは、次のように表記される。

[0030]

元データS=(n 1)個の元部分データS(j)

=8(1),8(2), ,8(n 1)

乱数 R=(n 1) 個の乱数部分データ R(j)

=R(1).R(2)...R(n 1)

n個の分割データD(i)=D(1), D(2), ,D(n)

各 分 割 部 分 デ ー タ D(i, j)

=D(1,1),D(1,2),,D(1,n1)

D(2, 1), D(2, 2), , D(2, n 1)

D(n, 1), D(n, 2), D(n, n 1)

 $(i=1\sim n), (j=1\sim n 1)$

本実施形態は、上述したように処理単位ピット長毎に区分けされる複数の部分データに対して元部分データと乱数部分データの排他的論理和演算(XOR)を行って、詳しくは、元部分データと乱数部分データの排他的論理和演算(XOR)からなる定義式を用いて、元データの分割を行うことを特徴とするものであり、上述したデータ分割処理に多項式や剰余演算を用いる従来の方法に比較して、コンピュータ処理に適したピット演算である排他的論理和(XOR)演算を用いることにより高速かつ高性能な演算処理能力を必要とせず、大容量のデータに対しても簡単な演算処理を繰り返して分割データを生成することができるとともに、また分割データの保管に必要となる記憶容量も分割数に比例した倍数の容量よりも小さくすることができる。更に、任意に定めた一定の長さ毎にデータの先頭から順に演算処理を行うストリーム処理により分割データが生成される。

[0031]

なお、本実施形態で使用する排他的論理和演算(XOR)は、以下の説明では、「*」なる演算記号で表すことにするが、この排他的論理和演算のピット毎の演算規則での各演算結果は下記のとおりである。

[0032]

0 * 0 の演算結果は 0

0 * 1 の演算結果は 1

1 * 0 の演算結果は 1

1 * 1 の演算結果は 0

また、XOR演算は交換法則、結合法則が成り立つ。すなわち、

a*b=b*a

(a*b)*c=a*(b*c)

が成り立っことが数学的に証明される。

[0088]

50

10

20

30

20

また、 a*a=0. a*0=0*a=aが成り立つ。

[0034]

ここでα. b. cは同じ長さのビット列を表し、0はこれらと同じ長さですべて「0」からなるビット列を表す。

[0035]

次に、フローチャートなどの図面も参照して、上記実施形態の作用について説明するが、この説明の前に図2、図5、図8、図9のフローチャートに示す記号の定義について説明する。

[0086]

(1)

【数5】

$$(1) \prod_{i=1}^{n} A(i)$$

[0037]

は、A(1)*A(2)* A(n)を意味するものとする。

[0038]

(2)c(j,i,k)を、(n 1)×(n 1)行列であるU[n 1,n 1]×(P[n 1,n 1])^(j 1)のi行k列の値と定義する。

[0039]

このときQ(j, i, k)を下記のように定義する。

[0040]

 $c(j, i, k)=1 \circ \forall \neq Q(j, i, k)=R((n 1)\times m+k)$

c(j, i, k)=0 $\emptyset \ \xi \neq Q(j, i, k)=0$

ただし、mはm≥0の整数を表す。

[0041]

(3) U[n, n]とは、n×n行列であって、i行j列の値をu(i, j)で表すと、

i+j≤n+1 のとき u(i,j)=1

である行列を意味するものとし、「上三角行列」ということとする。具体的には下記のよ 80 すな行列である。

【数 6 】

$$U[3,3] = \begin{bmatrix} 1 & 1 & 1 \\ 1 & 1 & 0 \\ 1 & 0 & 0 \end{bmatrix}$$

$$U[4,4] = \begin{pmatrix} 1 & 1 & 1 & 1 \\ 1 & 1 & 1 & 0 \\ 1 & 1 & 0 & 0 \\ 1 & 0 & 0 & 0 \end{pmatrix}$$

$$40$$

[0042]

(4)P[n.n]とは、n×n行列であって、i行j列の値をp(i.j)で表すと、

j=i+1 のとき p(i,j)=1

i=1, j=n のと⇒ p(i, j)=1

上記以外のと⇒ P(i,j)=0

である行列を意味するものとし、「回転行列」ということとする。具体的には下記のよう 50

20

30

40

50

な行列であり、他の行列の右側からかけると当該他の行列の1列目を2列目へ、2列目を3列目へ、 ,n 1列目をn列目へ、n列目を1列目へ移動させる作用がある。つまり、行列Pを他の行列に右側から複数回かけると、その回数分だけ各列を右方向へ回転させるように移動させることができる。

【数7】

$$P[3,3] = \begin{bmatrix} 0 & 1 & 0 \\ 0 & 0 & 1 \\ 1 & 0 & 0 \end{bmatrix}$$

 $P[4,4] = \begin{bmatrix} 0 & 1 & 0 & 0 \\ 0 & 0 & 1 & 0 \\ 0 & 0 & 0 & 1 \\ 1 & 0 & 0 & 0 \end{bmatrix}$

[0043]

(5) A.Bをn×n行列とすると、A×Bとは行列AとBの積を意味するものとする。行列の成分同士の計算規則は通常の数学で用いるものと同じである。

[0044]

(6) Aをn×n行列とし、iを整数とすると、A²iとは行列Aのi個の積を意味するものとする。また、A⁰Oとは単位行列Eを意味するものとする。

[0045]

(7)単位行列E[n,n]とは、n×n行列であって、i行j列の値をe(i,j)で表すと、

上記以外のとき e(i,j)=0

である行列を意味するものとする。具体的には下記のような行列である。Aを任意のn×n 行列とすると

 $A \times E = E \times A = A$

となる性質がある。

【数8】

$$E[3,3] = \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix}$$

 $E[4,4] = \begin{pmatrix} 1 & 0 & 0 & 0 \\ 0 & 1 & 0 & 0 \\ 0 & 0 & 1 & 0 \\ 0 & 0 & 0 & 1 \end{pmatrix}$

[0046]

次に、図2に示すフローチャートおよび図3、図4に示す具体的データなどを参照して、上記実施形態の作用として、まず元データSの分割処理について説明する。

[0047]

本実施形態の分割装置1の利用者は、端末5からネットワーク3を介して分割装置1にアクセスし、分割装置1に元データ8を送信し、分割装置1ではデータ送受信手段17が端末5からの元データ8を受信し、分割装置1に供給する(図2のステップ8201)。なお、本例では、元データ8は、16ピットの「10110010 00110111」とする。

20

30

40

50

[0048]

次に、利用者は端末 5 から分割数 n として 3 を分割装置 1 に指示する(ステップ S 2 0 8)。この分割数 n は分割装置 1 において予め定められた値を用いてもよい。なお、この分割数 n=3に従って分割装置 1 で生成される 3 個の分割データを D(1), D(2), D(3)とする。この分割データ D(1), D(2), D(3)は、すべて元データのピット長と同じ 1 6 ピット長のデータである。

[0049]

それから、元データ8を分割するために使用される処理単位ピット長bを8ピットと決定し、また元データと同じピット長である16ピットの乱数Rを乱数発生手段15から取得して生成する(ステップ8205)。この処理単位ピット長bは、利用者が端末5から分割装置1に対して指定してもよいし、または分割装置1において予め定められた値を用いてもよい。なお、処理単位ピット長bは、任意のピット数でよいが、ここでは元データ8を割り切れることができる8ピットとしている。従って、上記16ピットの「10110010 001 10111」の元データ8は、8ピットの処理単位ピット長で区分けされた場合の2個の元分割データ8(1)および8(2)は、それぞれ「10110010」および「00110111」となる。

[0050]

次のステップ S 2 0 7 では、元データ 8 のピット長が 8×2の整数倍であるか否かを判定し、整数倍でなり場合には、元データ 8 の末尾を 0 で埋めて、8×2の整数倍に合わせる。 なお、本例のように処理単位ピット長 bが 8 ピットおよび分割数 nが 8 に設定された場合における分割処理は、元データ 8 のピット長として 1 6 ピットに限られるものでなく、処理単位ピット長 b×(分割数 n 1)=8×2の整数倍の元データ 8 に対して有効なものである。

[0051]

次に、ステップ S 2 0 9 では、変数 m、すなわち上述した整数 倍を意味する変数 mを 0 に設定する。本例のように、元データ S が処理単位ビット長 b×(分割数 n 1)=8×2=16ビットである場合には、変数 mは 0 であるが、 2 倍の 3 2 ビットの場合には、変数 mは 1 となり、 3 倍の 4 8 ビットの場合には、変数 mは 2 となる。

[0052]

次に、元データ8の8×2×m+1ピット目から8×2ピット分のデータが存在するか否かが判定される(ステップ8211)。これは、このステップ8211以降に示す分割処理を元データ8の変数mで特定される処理単位ピット長b×(分割数n 1)=8×2=16ピットに対して行った後、元データ8として次の16ピットがあるか否かを判定しているものである。本例のように元データ8が16ピットである場合には、16ピットの元データ8に対してステップ8211以降の分割処理を1回行うと、後述するステップ8219で変数mが+1されるが、本例の元データ8では変数mがm+1の場合に相当する17ピット以降のデータは存在しないので、ステップ8211からステップ8221に進むことになるが、今の場合は、変数mは0であるので、元データ8の8×2×m+1ピット目は、8×2×0+1=1となり、元データ8の16ピットの1ピット目から8×2ピット分にデータが存在するため、ステップ8218に進む。

[0053]

ステップ S 2 1 8 では、変数 jを 1 から 2 (=分割数 n 1)まで変えて、元データ8の8×(2×m+j 1)+1ビット目から 8 ビット分(=処理単位ビット長)のデータを元部分データ8(2×m+j)に設定し、これにより元データ8を処理単位ビット長で区分けした 2 (分割数 n 1)個の元部分データ8(1)、8(2)を次のように生成する。

[0054]

元データ8=8(1),8(2)

第 1 の元部分データ8(1)=「10110010」

第2の元部分データ8(2)=「00110111」

次に、変数 j を 1 から 2 (=分割数 n 1)まで変えて、乱数部分データ R (2×m+j)に乱数発生手段 1 5 から発生する 8 ビットの長さの乱数を設定し、これにより乱数 R を処理単位ビット長で区分けした 2 (分割数 n 1)個の乱数部分データ R (1), R (2)を次のように生成する(ス

テップ S 2 1 5)。

[0055]

乱数R=R(1),R(2)

第1の乱数部分データR(1)=「10110001」

第2の乱数部分データR(2)=「00110101」

次に、ステップ 8 2 1 7 において、変数 i を 1 から 8 (=分割数 n)まで変える 2 と 8 もに、更に各変数 i において変数 j を 1 から 2 (=分割数 n 1)まで変えながら、ステップ 8 2 1 7 に示す分割データを生成する ための元部分データと乱数部分データの排他的論理和からなる定義式により複数の分割データ D(i)の各々を構成する各分割部分データ D(i, 2×m+j) を生成する。この結果、次に示すような分割データ Dが生成される。

[0056]

分割データD

= 3 個の分割データD(i)=D(1), D(2), D(3)

第1の分割データD(1)

= 2 個の分割部分データD(1,j)=D(1,1),D(1,2)

 $= \lceil 00110110 \rfloor$, $\lceil 10110011 \rfloor$

第2の分割データD(2)

= 2 個の分割部分データD(2,j)=D(2,1),D(2,2)

 $= \Gamma 00000011 J$, $\Gamma 00000010 J$

第3の分割データD(3)

= 2 個の分割部分データD(3,j)=D(3,1),D(3,2)

 $= \Gamma 10110001 J$, $\Gamma 00110101 J$

[0057]

このように整数 倍を意味する変数 m=0の場合について分割データDを生成した後、次に変数 mを1増やし(ステップ S 2 1 9)、ステップ S 2 1 1 に戻り、変数 m+1に該当する元データ 8の17ビット 以降について同様の分割処理を行おうとするが、本例の元データ 8は16ビットであり、17ビット 以降のデータは存在しないので、ステップ S 2 1 1 からステップ S 2 2 1 に進み、上述したように生成した分割データ D(1). D(2). D(3)を分割装置1のデータ送受信手段17からネットワーク3を介して保管サーバ7 a、7 b、7 c に それでれ送信し、各保管サーバ7に保管し、分割処理を終了する。

[0058]

ってで、上述した図2のフローチャートのステップ8217における定義式による分割データの生成処理、具体的には分割数n=3の場合の分割データの生成処理について詳しく説明する。

[0059]

まず、整数倍を意味する変数m=0の場合には、ステップ8217に示す定義式から各分割データD(i)=D(1)~D(3)の各々を構成する各分割部分データD(i,2×m+j)=D(i,j)(i=1~8,j=1~2)は、次のようになる。

[0060]

D(1, 1)=S(1)*Q(1, 1, 1)*Q(1, 1, 2)

D(1, 2)=8(2)*Q(2, 1, 1)*Q(2, 1, 2)

D(2, 1)=S(1)*Q(1, 2, 1)*Q(1, 2, 2)

D(2,2)=S(2)*Q(2,2,1)*Q(2,2,2)

10

20

30

50

D(3, 1)=R(1)

D(3,2)=R(2)

上記の6つの式のうち上から4つの式に含まれるQ(j, i, k)を具体的に求める。

[0061]

これはc(j, i, k)を2×2行列であるU[2,2]×(P[2,2])^(j 1)のi行k列の値としたとき下記のように定義される。

[0062]

ここで、

j=1の と き は

【数 9 】

$$U[2,2] \times (P[2,2])^{(j-1)} = U[2,2] \times (P[2,2])^{0}$$

$$= U[2,2] \times E[2,2]$$

$$= U[2,2]$$

$$= \begin{bmatrix} 1 & 1 \\ 1 & 0 \end{bmatrix}$$

0 0 1

【 0 0 6 3 】 j=2のと⇒は

【数10】

$$U[2,2] \times (P[2,2])^{*}(j-1) = U[2,2] \times (P[2,2])^{*}1$$

$$= U[2,2] \times P[2,2]$$

$$= \begin{pmatrix} 1 & 1 \\ 1 & 0 \end{pmatrix} \times \begin{pmatrix} 0 & 1 \\ 1 & 0 \end{pmatrix}$$

$$= \begin{pmatrix} 1 & 1 \\ 0 & 1 \end{pmatrix}$$

30

[0064]

これを用いると、各分割部分データD(i,j)は次のような定義式により生成される。

[0065]

D(1, 1)=S(1)*Q(1, 1, 1)*Q(1, 1, 2)=S(1)*R(1)*R(2)

D(1,2)=8(2)*Q(2,1,1)*Q(2,1,2)=8(2)*R(1)*R(2)

D(2, 1)=S(1)*Q(1, 2, 1)*Q(1, 2, 2)=S(1)*R(1)*O=S(1)*R(1)

D(2,2)=S(2)*Q(2,2,1)*Q(2,2,2)=S(2)*O*R(2)=S(2)*R(2)

上述した各分割部分データD(i,j)を生成するための定義式は、図3にも図示されている 40

[0066]

図 3 は、上述したように 1 6 ピットの元データ8 を 8 ピットの処理単位ピット長に基づいて分割数 n=3で 3 分割する場合の各データと定義式および各分割部分データから元データを復元する場合の計算式などを示す表である。

[0067]

ここで、上述した定義式により分割データD(1), D(2), D(3) および各分割部分データD(1,1), D(1,2), D(2,1), D(2,2), D(3,1), D(3,2)を生成する過程と定義式の一般形について説明する。

[0068]

10

まず、第1の分割データD(1)に対しては、第1の分割部分データD(1,1)は、上述した定義式8(1)*R(1)*R(2)で定義され、第2の分割部分データD(1,2)は定義式8(2)*R(1)*R(2)で定義される。なお、この定義式の一般形は、D(1,j)に対しては8(j)*R(j)*R(j)*R(j+1)であり、D(1,j+1)に対して8(j+1)*R(j)*R(j+1)である(jは奇数とする)。定義式に従って計算すると、D(1,1)は00110110、D(1,2)は10110011となるので、D(1)は00110110 10110011である。なお、定義式の一般形は、図4にまとめて示されている。

[0069]

また、第2の分割データD(2)に対しては、D(2,1)はS(1)*R(1)で定義され、D(2,2)はS(2)*R(2)で定義される。この定義式の一般形は、D(2,j)に対してはS(j)*R(j)であり、D(2,j+1)に対してはS(j+1)*R(j+1)である(jは奇数とする)。定義式に従って計算すると、D(2,1)は00000011、D(2,2)は00000010となるので、D(2)は00000011 00000010である。

[0070]

更に第3の分割データD(3)に対しては、D(3.1)はR(1)で定義され、D(3.2)はR(2)で定義される。この定義式の一般形は、D(3.j)に対してはR(j)であり、D(3.j+1)に対してはR(3.j+1)である(jは奇数とする)。定義式に従って計算すると、D(3.1)は10110001、D(3.2)は00110101となるので、D(3)は10110001 00110101である。

[0071]

上記説明は、S.R.D(1).D(2).D(3)の長さを1.6ピットとしたが、データの先頭から上記分割処理を繰り返すことにより、どのような長さの元データSからでも分割データD(1).D(2).D(3)を生成することができる。また、処理単位ピット長D(3)

は任意にとることができ、元データ8の先頭から順にb×2の長さ毎に上記分割処理を繰り返すことにより任意の長さの元データ、具体的には処理単位ピット長b×2の整数倍の長さの元データに対して適用することができる。なお、元データ8の長さが処理単位ピット長b×2の整数倍でない場合は、例えば、データ末尾の部分を0で埋めるなどして元データ8の長さを処理単位ピット長b×2の整数倍に合わせることにより上述した本実施形態の分割処理を適用することができる。

[0072]

次に、図3の右側に示す表を参照して、分割データから元データを復元する処理について説明する。

[0073]

まず、利用者は端末 5 からネットワーク 8 を介して分割装置 1 にアクセスし、分割装置 1 のデータ送受信手段 1 7を介して元データ8の復元を要求する。分割装置 1 は、この元データ8の復元要求を受け取ると、この元データ8に対応する分割データ D(1), D(2), D(3)が保管サーバ7α、7b、7cに保管されていることを記憶しているので、ネットワーク 8 を介して保管サーバ7α、7b、7cから分割データ D(1), D(2), D(3)を取得し、この取得した分割データ D(1), D(2), D(3)が ら次に示すように元データ8を復元する。

[0074]

まず、分割部分データD(2.1).D(3.1)から第1の元部分データ8(1)を次のように生成することができる。

[0075]

D(2, 1)*D(3, 1)=(8(1)*R(1))*R(1) =8(1)*(R(1)*R(1)) =8(1)*0 =8(1)

具体的に計算すると、D(2.1)は00000011. D(3.1)は10110001なので、S(1)は10110010となる。

[0076]

また、別の分割部分データから次のように第2の元部分データ8(2)を生成することができる。

[0077]

20

10

30

40

```
D(2, 2)*D(3, 2)=(8(2)*R(2))*R(2)
              =8(2)*(R(2)*R(2))
              =8(2)*0
              =8(2)
 具体的に計算すると、D(2.2)は00000010. D(3.2)は00110101なので、S(2)は00110111と
なる。
[0078]
 一般に、jを奇数として、
   D(2, j)*D(3, j)=(S(j)*R(j))*R(j)
              =S(j)*(R(j)*R(j))
                                                                     10
              =8(j)*0
              =8(j)
であるから、D(2,j)*D(3,j)を計算すれば、S(j)が求まる。
[0079]
 また、一般に、jを奇数として、
   D(2, j+1)*D(3, j+1)=(S(j+1)*R(j+1))*R(j+1)
                =8(j+1)*(R(j+1)*R(j+1))
                =8(j+1)*0
                =8(j+1)
であるから、D(2, j+1)*D(8, j+1)を計算すれば、S(j+1)が求まる。
                                                                     20
[0080]
 次に、D(1), D(3)を取得してSを復元する場合には、次のようになる。
[0081]
   D(1, 1)*D(3, 1)*D(3, 2)=(S(1)*R(1)*R(2))*R(1)*R(2)
                    =8(1)*(R(1)*R(1))*(R(2)*R(2))
                    =8(1)*0*0
                    =8(1)
であるから、D(1.1)*D(3.1)*D(8.2)を計算すれば、S(1)が求まる。具体的に計算すると、
D(1.1)は00110110. D(3.1)は10110001. D(3.2)は00110101なので、8(1)は10110010となる
                                                                      30
[0082]
 また同様に、
   D(1, 2)*D(3, 1)*D(3, 2)=(S(2)*R(1)*R(2))*R(1)*R(2)
                    =S(2)*(R(1)*R(1))*(R(2)*R(2))
                    =8(2)*0*0
                    =8(2)
であるから、D(1,2)*D(3,1)*D(8,2)を計算すれば、S(2)が求まる。具体的に計算すると、
D(1,2)は10110011、D(3,1)は10110001、D(3,2)は00110101なので、S(2)は00110111となる
[0083]
                                                                     40
 一般に、jを奇数として、
   D(1, j)*D(3, j)*D(3, j+1)=(S(j)*R(j)*R(j+1))*R(j)*R(j+1)
                    =S(j)*(R(j)*R(j))*(R(j+1)*R(j+1))
                    =8(j)*0*0
                    =8(j)
であるから、D(1.j)*D(8.j)*D(8.j+1)を計算すれば、S(j)が求まる。
[0084]
 また、一般に、jを奇数として、
```

D(1, j+1)*D(3, j)*D(3, j+1)=(S(j+1)*R(j)*R(j+1))*R(j)*R(j+1)

=S(j+1)*(R(j)*R(j))*(R(j+1)*R(j+1))

$$=8(j+1)*0*0$$

 $=8(j+1)$

であるから、D(1, j+1)*D(3, j)*D(3, j+1)を計算すれば、S(j+1)が求まる。

[0085]

次に、D(1), D(2)を取得して8を復元する場合には、次のようになる。

[0086]

であるから、D(1.1)*D(2.1)を計算すれば、R(2)が求まる。具体的に計算すると、D(1.1)は00110110, D(2.1)は00000011なので、R(2)は00110101となる。

[0087]

また同様に、

$$D(1, 2)*D(2, 2) = (8(2)*R(1)*R(2))*(8(2)*R(2))$$

$$= (8(2)*8(2))*R(1)*(R(2)*R(2))$$

$$= 0*R(1)*0$$

$$= R(1)$$

であるから、D(1.2)*D(2.2)を計算すれば、R(1)が求まる。具体的に計算すると、D(1.2) は10110011、D(2.2)は00000010なので、R(1)は10110001となる。

[0088]

このR(1), R(2)を使用してS(1), S(2)を求める。

[0089]

であるから、D(2,1)*R(1)を計算すれば、S(1)が求まる。具体的に計算すると、D(2,1)は0000011、R(1)は10110001なので、S(1)は10110010となる。

[0090]

また同様に、

であるからD(2.2)*R(2)を計算すればS(2)が求まる。具体的に計算するとD(2.2)は0000001 0. R(2)は00110101なので、S(2)は00110111となる。

[0091]

一般に、jを奇数として、

$$D(1, j)*D(2, j)=(8(j)*R(j)*R(j+1))*(8(j)*R(j))$$

$$=(8(j)*8(j))*(R(j)*R(j))*R(j+1)$$

$$=0*0*R(j+1)$$

$$=R(j+1)$$

であるからD(1.j)*D(2,j)を計算すればR(j+1)が求まる。

[0092]

また同様に、

$$D(1, j+1)*D(2, j+1) = (8(j+1)*R(j)*R(j+1))*(8(j+1)*R(j+1))$$

$$= (8(j+1)*8(j+1))*R(j)*(R(j+1)*R(j+1))$$

$$= 0*R(j)*0$$

$$= R(j)$$

50

10

20

30

20

30

40

50

であるからD(1. j+1)*D(2, j+1)を計算すればR(j)が求まる。

[0093]

このR(j), R(j+1)を使用してS(j), S(j+1)を求める。

[0094]

であるからD(2,j)*R(j)を計算すればS(j)が求まる。

[0095]

また同様に、

$$D(2, j+1)*R(j+1)=(8(j+1)*R(j+1))*R(j+1)$$

$$=8(j+1)*(R(j+1)*R(j+1))$$

$$=8(j+1)*0$$

$$=8(j+1)$$

であるからD(2.j+1)*R(j+1)を計算すればS(j+1)が求まる。

[0096]

上述したように、元データの先頭から処理単位ピット長bに基づいて分割処理を繰り返し行って、分割データを生成した場合には、3つの分割データD(1)、D(2)、D(3)のすべてを用いなくても、3つの分割データのうち、2つの分割データを用いて上述したように元データを復元することができる。

[0097]

本発明の他の実施形態として、乱数Rのピット長を元データ8のピット長よりも短いものを使用して、元データの分割処理を行うことができる。

[0098]

すなわち、上述した乱数 Rは 8, D(1), D(2). D(3)と同じビット長のデータとしたが、乱数 Rを元データ 8のビット長より短いものとし、分割データ D(1), D(2), D(3)の生成にこの短いビット長の乱数 Rを繰り返し用いるものである。

[0099]

なお、分割データD(3)は乱数Rのみから生成されるので、分割データD(3)は乱数Rを繰り返して保管しておく必要はない。例えば、元データ8のピット長を1600ピット(200パイト)としたとき、乱数Rは任意にとった160ピット(20パイト)のデータの繰り返しとする。つまり、R(1)~R(20)はランダムに生成し、R(21)~R(200)はR(21)=R(1)、R(22)=R(2)、、R(40)=R(20)、R(41)=R(1)、R(42)=R(2)、、R(60)=R(20)、R(61)=R(1)、R(62)=R(2)、R(80)=R(20)、R(10)=R(10) R(10) R

[0100]

先の説明では、分割部分データD(3,j)を乱数部分データR(j)と定義してD(3)を生成しているが、D(3,20)まで保管すれば十分である。つまり、D(3)の長さはD(1),D(2)の10分の1となる。従って、保管すべきデータの総量は先の実施形態では元データSの3倍であるが、この実施形態では2. 1倍とすることができる。乱数Rにおける繰り返し部分のデータの長さは、短すぎると、D(1)またはD(2)のみからRが解読されてしまうことも考えられるため、適切な長さを選択することが望ましい。

[0101]

この実施形態では例えば乱数Rを生成するために疑似乱数生成アルゴリズムを使用する。乱数には自然界の物理現象などを使って乱数を発生させる真性乱数と、コンピュータのアルゴリズムなどで乱数を発生させる疑似乱数がある、真性乱数は、サイコロを何回も振ったり、雑音などの物理現象をりようしたりして生成することができるが、手間や装置がたいへんであるため、その代わりに、適当な長さの種(乱数生成の種となる情報(Seed ds))から決定的なアルゴリズムに基づいて生成される疑似乱数が用いられる。例えば短い乱数を種とすれば長い乱数を得ることができる。種の長さは、例えば128ピット、

20

30

40

50

160ピットまたはそれ以上のものがある。決定的なアルゴリズムに基づいて生成されるといっても、統計的一様性、無相関性など乱数としてひっような性質を一定のレベルで満たしている。具体例としては、ANSI X9、42、FIPS 186-2など標準化されたものがある

(http://www.ipa.go.jp/security/enc/CRYPTREC/fy15/cryptrec20080425 *spec01.html)

[0102]

これらをもちいれば、乱数生成の種を入力として長い疑似乱数の列を生成することができる。例えば、160ピットの種を与えて元データ8のピット長と同じ長さの乱数Rを生成し、上述したようにして8とRからD(1).D(2)を生成し、D(3)にはRを格納するのではなく160ピットの種を格納して保管することにより、元データ8のピット長が大きくなってもD(3)に格納して保管すべきピット数は160ピットで済み、保管すべきデータの総量を押さえることができる。元データ8を復元する場合には、D(3)に格納された160ピットの種から元データ8のピット長と同じ長さの乱数Rを再度生成し、上述したようにして、これとD(1)またはD(2)を用いて元データ8を復元することができる。

[0108]

上述した各実施形態は、元データを3つに分割し、そのうち2つから元データが復元可能となるものであったが、分割数nを3より大きくとって、n個より少ない個数の分割データから元データを復元することができることは勿論のことである。

[0104]

その1つの応用例として、元データを4つの分割データに分割する分割数n=4の場合の分割処理について図5に示すフローチャートおよび図6に示す定義式の一般形などを参照して説明する。

[0105]

まず、利用者は端末5から分割装置1にアクセスして元データ8を送信し、分割装置1ではデータ送受信手段17が端末5からの元データ8を受信し、分割装置1に供給する(ステップ8301)。それから、利用者は端末5から分割数nとして4を分割装置1に指示する(ステップ8303)。この分割数nは分割装置1において予め定められた値を用いてもよい。また、処理単位ピット長bが一例として8ピットと決定される(ステップ8305)。次に、元データ8のピット長が8×3の整数倍であるか否かを判定し、整数倍でない場合には、元データ8の末尾を0で埋める(ステップ8307)。また、整数倍を意味する変数mを0に設定する(ステップ8309)。

[0106]

次に、元データ8の $8 \times 3 \times m+1$ ピット目から 8×3 ピット分のデータが存在するか否かが判定される(ステップ8311)。なお、本例では、元データ8が $8 \times 3=24$ ピット長のデータの場合について説明している。

[0107]

ステップ S S 1 1 の判定の結果、本例の元データ8では8×3=24ピットのデータであり、変数 m=1の場合に相当する8×3×m(=1)+1ピットに相当する2 5 ピット 从降のデータは存在しないので、ステップ S S 1 1 からステップ S S 2 1 に進むことになるが、今の場合は、変数 mは 0 であるので、元データ Sの8×3×m+1ピット目は、8×3×0+1=1となり、元データ Sの 2 4 ピットの 1 ピット目 から8×3ピット かにデータ が存在する ため、ステップ S S 1 8 に進む。

[0108]

ステップ 8 8 1 8 では、変数 jを 1 から 8 (=分割数 n 1) まで変えて、元データ8の8×($8 \times m+j$ 1)+1ビット目から 8 ビット分(=処理単位ビット長)のデータを元部分データ8($8 \times m+j$)に設定し、これにより元データ8を処理単位ビット長で区分けした 8 個の元部分データ8(1),8(2).8(3)が生成される。

[0109]

次に、変数jを 1 から 3 まで変えて、乱数部分データR(3×m+j)に乱数発生手段 1 5 から

発生する 8 ピットの長さの乱数を設定し、これにより乱数Rを処理単位ピット長で区分けした 3 個の乱数部分データR(1), R(2), R(3)が生成される(ステップ S 3 1 5)。

[0 1 1 0]

次に、ステップ 8 8 1 7 において、変数 i を 1 から 4 (=分割数 n)まで変えるとともに、更に各変数 i において変数 j を 1 から 8 (=分割数 n 1) まで変えながら、ステップ 8 8 1 7 に示す分割データを生成するための定義式により複数の分割データ D(i)の各々を構成する各分割部分データ D(i,8×m+j)を生成する。この結果、次に示すような分割データ Dが生成される。

[0111]

分割データD

10

20

30

40

=4個の分割データD(i)=D(1), D(2), D(3), D(4)

第1の分割データD(1)

=3個の分割部分データD(1,j)=D(1,1),D(1,2),D(1,3)

第2の分割データD(2)

=3個の分割部分データD(2,j)=D(2,1),D(2,2),D(2,3)

第3の分割データD(3)

=3個の分割部分データD(3.j)=D(3.1), D(3.2), D(3.3)

第4の分割データD(4)

=3個の分割部分データD(4.j)=D(4.1), D(4.2), D(4.3)

なお、各分割部分データD(i,j)を生成するためのステップ S 3 1 7 に示す定義式は、本例のように分割数 n=4の場合には、具体的には図 6 に示す表に記載されているものとなる。図 6 に示す表から、分割部分データD(1,1)を生成するための定義式は S(1)*R(1)*R(2)*R(3)であり、D(1,2)の定義式は S(2)*R(1)*R(2)*R(3)であり、D(1,3)の定義式は S(3)*R(1)*R(2)*R(3)であり、D(2,1)の定義式は S(1)*R(1)*R(2)であり、D(2,2)の定義式は S(2)*R(2)*R(3)であり、D(2,3)の定義式は S(3)*R(1)*R(3)であり、D(3,1)の定義式は S(1)*R(1)であり、D(3,2)の定義式は S(2)*R(2)であり、D(3,3)の定義式は S(3)*R(3)であり、D(4,1)の定義式は S(3)*R(3)であり、D(4,1)の定義式は S(3)*R(3)であり、D(4,2)の定義式は S(3)*R(3)である。また、図 6 に示す表には S(3)*R(3)0の場合の任意の整数についての一般的な定義式も記載されている。

[0112]

このように変数 m=0の場合について分割データDを生成した後、次に変数 mを1増やし(ステップ 8 3 1 9)、ステップ 8 3 1 1 に戻り、変数 m=1に該当する元データ8の 2 5 ピット 以降について同様の分割処理を行おうとするが、本例の元データ8は 2 4 ピットであり、2 5 ピット 以降のデータは存在しないので、ステップ 8 3 1 1 からステップ 8 3 2 1 に進み、上述したように生成した分割データ D(1). D(2). D(3). D(4)を分割装置 1 のデータ送受信手段 1 7 からネットワーク 3 を介して保管サーバ7 にそれぞれ送信し、各保管サーバ7 に保管し、分割処理を終了する。図 1 では保管サーバは 3 個であるが、分割数に応じて保管サーバを増やし、各分割データを異なる保管サーバに保管することが望ましい。

[0 1 1 3]

ここで、上述した図5のフローチャートのステップ8817における定義式による分割データの生成処理、具体的には分割数n=4の場合の分割データの生成処理について詳しく説明する。

[0114]

まず、ステップ S 3 1 7 に示す定義式から各分割データD(i)=D(1)~D(4)の各々を構成する各分割部分データD(i, $3 \times m + j$)は、次のようになる。

[0 1 1 5]

 $D(1, 3 \times m+1)=8(3 \times m+1)*Q(1, 1, 1)*Q(1, 1, 2)*Q(1, 1, 3)$

 $D(1, 3 \times m+2)=8(3 \times m+2)*Q(2, 1, 1)*Q(2, 1, 2)*Q(2, 1, 3)$

 $D(1, 3 \times m+3)=8(3 \times m+3)*Q(3, 1, 1)*Q(3, 1, 2)*Q(3, 1, 3)$

 $D(2, 3 \times m+1)=8(3 \times m+1)*Q(1, 2, 1)*Q(1, 2, 2)*Q(1, 2, 3)$

 $D(2, 3 \times m+2)=8(3 \times m+2)*Q(2, 2, 1)*Q(2, 2, 2)*Q(2, 2, 3)$

20

30

40

50

D(2、3×m+3)=8(3×m+3)*Q(3、2、1)*Q(3、2、2)*Q(3、2、3)
D(3、3×m+1)=8(3×m+1)*Q(1、3、1)*Q(1、3、2)*Q(1、3、3)
D(3、3×m+2)=8(3×m+2)*Q(2、3、1)*Q(2、3、2)*Q(2、3、3)
D(3、3×m+3)=8(3×m+3)*Q(3、3、1)*Q(2、3、2)*Q(2、3、3)
D(3、3×m+3)=8(3×m+3)*Q(3、3、1)*Q(3、3、2)*Q(3、3、3)
D(4、3×m+1)=R(3×m+1)
D(4、3×m+2)=R(3×m+2)
D(4、3×m+2)=R(3×m+2)
D(4、3×m+3)=R(3×m+3)
次に、Q(j,i,k)を具体的に求める。これはc(j,i,k)を8×3行列であるU[3、3]×(P[3、3])
^(j 1)のi行k列の値としたとき下記のように定義される。
【0 1 1 6 】
c(j,i,k)=1 のとき Q(j,i,k)=R(3×m+k)
c(j,i,k)=0 のとき Q(j,i,k)=0
j=1のときは
【数 1 1】

 $U[3,3] \times (P[3,3]) \cap (j-1) = U[3,3] \times (P[3,3]) \cap 0 = U[3,3]$ $= \begin{pmatrix} 1 & 1 & 1 \\ 1 & 1 & 0 \\ 1 & 0 & 0 \end{pmatrix}$

【 0 1 1 7 】 j=2のと⇒は 【数 1 2 】

$$U[3,3] \times (P[3,3]) \cap (j-1) = U[3,3] \times (P[3,3]) \cap 1$$

$$= U[3,3] \times (P[3,3])$$

$$= \begin{pmatrix} 1 & 1 & 1 \\ 1 & 1 & 0 \\ 1 & 0 & 0 \end{pmatrix} \times \begin{pmatrix} 0 & 1 & 0 \\ 0 & 0 & 1 \\ 1 & 0 & 0 \end{pmatrix}$$

$$= \begin{pmatrix} 1 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 0 \end{pmatrix}$$

【 0 1 1 8 】 j=3のと⇒は 【数 1 8 】

 $U[3,3] \times (P[3,3])^{*}(j-1) = U[3,3] \times (P[3,3])^{*}2$ $= U[3,3] \times (P[3,3]) \times (P[3,3])$ $= \begin{pmatrix} 1 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 0 \end{pmatrix} \times \begin{pmatrix} 0 & 1 & 0 \\ 0 & 0 & 1 \\ 1 & 0 & 0 \end{pmatrix}$ $= \begin{pmatrix} 1 & 1 & 1 \\ 1 & 0 & 1 \\ 0 & 0 & 1 \end{pmatrix}$

【 0 1 1 9 】 これを用いると、各分割部分データは次のような定義式により生成される。

[0120]

 $D(1, 3 \times m+1) = 8(3 \times m+1) *Q(1, 1, 1) *Q(1, 1, 2) *Q(1, 1, 3)$ $= 2(3 \times m+1) *Q(3 \times m+1$

 $=8(3\times m+1)*R(3\times m+1)*R(3\times m+2)*R(3\times m+3)$

 $D(1, 3 \times m+2) = 8(3 \times m+2) *Q(2, 1, 1) *Q(2, 1, 2) *Q(2, 1, 3)$ $= 8(3 \times m+2) *R(3 \times m+1) *R(3 \times m+2) *R(3 \times m+3)$

 $D(1, 3 \times m+3)=S(3 \times m+3)*Q(3, 1, 1)*Q(3, 1, 2)*Q(3, 1, 3)$

 $=8(3\times m+3)*R(3\times m+1)*R(3\times m+2)*R(3\times m+3)$

 $D(2.3 \times m+1)=8(3 \times m+1)*Q(1.2.1)*Q(1.2.2)*Q(1.2.3)$

 $=8(3 \times m+1)*R(3 \times m+1)*R(3 \times m+2)$

 $D(2, 3 \times m+2)=8(3 \times m+2)*Q(2, 2, 1)*Q(2, 2, 2)*Q(2, 2, 3)$

 $=8(3\times m+2)*R(3\times m+2)*R(3\times m+3)$

 $D(2, 3 \times m+3)=8(3 \times m+3)*Q(3, 2, 1)*Q(3, 2, 2)*Q(3, 2, 3)$

 $=8(3\times m+3)*R(3\times m+1)*R(3\times m+3)$ $D(3,3\times m+1)=8(3\times m+1)*Q(1,3,1)*Q(1,3,2)*Q(1,3,3)$

 $=8(3\times m+1)*k(3\times m+1)$

 $D(3, 3 \times m+2) = 8(3 \times m+2) *Q(2, 3, 1) *Q(2, 3, 2) *Q(2, 3, 3)$ $= 8(3 \times m+2) *R(3 \times m+2)$

 $D(3, 3 \times m+3) = 8(3 \times m+3) *Q(3, 3, 1) *Q(3, 3, 2) *Q(3, 3, 3)$ = $8(3 \times m+3) *R(3 \times m+3)$

 $D(4, 3 \times m+1) = R(3 \times m+1)$

 $D(4, 3 \times m+2) = R(3 \times m+2)$

 $D(4, 3 \times m+3) = R(3 \times m+3)$

ここで、上述したように図2のステップ8217や図5のステップ8317で示した定義式に基づいて元データを分割する分割規則について一般的な表現で記載する。

[0121]

まず、元データ、乱数、分割データ、分割数 および処理単位ビット長をせれぞれ S.R.D. n および b で表すとともに、複数 n 個のうちの 1 つを表わす変数として i (=1 \sim n) および j (=1 \sim n 1) を用いて複数 (n 1) 個の元部分データ、複数 (n 1) 個の乱数部分データ、複数 (n 1) 個の分割データおよび各分割データの複数 (n 1) 個の分割部分データのそれぞれのうちの 1 つを それぞれ S(j), R(j), D(i) および D(i,j) で表わす。

[0122]

せれから、上記変数 jを 1 からn 1まで変えて、各元部分データ 8(j)を元データ $80b\times(j-1)+1$ ピット目から b ピット分のデータ 2 して作成する。次に、 2 に 3 に 3 に 3 に 4 に

i < nの と き 、 各 分 割 部 分 デ ー タ D(i, j)を

【数14】

$$D(i,j) = S(j)*(\prod_{k=1}^{n-1}Q(j,i,k))$$

[0123]

と設定し、また i=nのとき、各分割部分データD(i,j)をD(i,j)=R(j)

と設定する。上記処理を元データ8の先頭から末尾まで繰り返し行うことにより元データ8から分割数nの分割データを生成することができる。

[0124]

次に、上述したように元データ8を4分割して生成された分割データD(1), D(2), D(3), D(4)から元データ8を復元する処理について図6を参照して説明する。なお、図6に示す4

20

10

30

40

20

30

40

50

分割の場合には、変数 jを $3 \times m + 1 (m \ge 0$ である任意の整数)として、同図に示す一般的な定義式から次に示すように元データ8を生成することができる。

[0125]

まず、分割データD(1)、D(2)から元データSを求める場合について説明する。

[0126]

D(1, j)*D(2, j) = (8(j)*R(j)*R(j)*R(j+1)*R(j+2))*((8(j)*R(j)*R(j+1)) = (8(j)*8(j))*(R(j)*R(j))*(R(j+1)*R(j+1))*R(j+2) = 0*0*0*R(j+2) = R(j+2)

従って、D(1.j)*D(2.j)を計算すれば、乱数R(j+2)が求まり、同様にD(1.j+1)*D(2.j+1)を計算すれば、乱数R(j)が求まり、同様にD(1.j+2)*D(2.j+2)を計算すれば、乱数R(j+1)が求まり、これらの得られた乱数R(j),R(j+1),R(j+2)を用いれば、

D(1, j)*R(j)*R(j+1)*R(j+2)

=(8(j)*R(j)*R(j+1)*R(j+2))*(R(j)*R(j+1)*R(j+2)) =8(j)*(R(j)*R(j))*(R(j+1)*R(j+1))*(R(j+2)*R(j+2)) =8(j)*0*0*0 =8(j)

であるから、D(1,j)*R(j)*R(j+1)*R(j+2)を計算して、S(j)を求めてもよいし、D(2,j)*R(j)*R(j+1)からS(j)を求めることもできる。

[0127]

同様に、D(1.j+1)*R(j)*R(j+1)*R(j+2)またはD(2,j+1)*R(j+1)*R(j+2)を計算して8(j+1)を求めることができ、また同様にD(1,j+2)*R(j)*R(j+1)*R(j+2)またはD(2,j+2)*R(j)*R(j+2)を計算して8(j+2)を求めることができる。

[0128]

更に、上述したと同様に、D(2)とD(3)から8を求めることができる。

[0129]

具体的には、まずR(j), R(j+1), R(j+2)を求めてから、D(2,j), D(2,j+1), D(2,j+2)またはD(3,j), D(8,j+1), D(8,j+2)をR(j), R(j+1), R(j+2)のXOR演算によりS(j), S(j+1), S(j+2)を求めることができる。

[0 1 3 0]

また更に、D(1)とD(4)またはD(2)とD(4)またはD(3)とD(4)から8を求めることができる

[0131]

D(4)はRをそのものから定義したものであるから、計算することなくD(4)からR(j),R(j+1),R(j+2)を取得することができ、例えば、D(1,j),D(1,j+1),D(1,j+2)とR(j),R(j+1),R(j+2)のXOR演算によりS(j),S(j+1),S(j+2)を求めることができる。

[0132]

上述したように、演算回数の差が1である任意の2つの分割データD(1)とD(2)、または、D(2)とD(3)、または、D(4)と任意の1つの分割データD(1)またはD(2)またはD(3)から8が復元可能である。すなわち、4つの分割データの中から任意に3つの分割データを取得すれば、その中には必ず上述したいずれかのケースが含まれるため、4つのうち任意の3つの分割データから元データを復元可能である。

[0133]

図 7 は、 5 分割の場合の分割データと定義式を示す表である。この 5 分割の場合は、 j を $4 \times m + 1$ (mは $m \ge 0$ である任意の整数)として、分割データの定義式がら、上述した4分割の場合の復元処理と同様のことが言える。従って、演算回数の差が 1 である任意の 2 つの分割データ D(1)と D(2)、または、 D(2)と D(3)、または、 D(3)と D(4)、または、 D(5)と任意の 1 つの分割データ D(1)または D(2)または D(3)または D(4)がら元データ Sが復元可能である。 せして、 5 つの分割データの中から任意に 3 つの分割データを取得すれば、 その中には必ずこのいずれかのケースが含まれるため、 5 つのうち任意の 3 つから復元可能である

といえる。

[0134]

また、分割数 nを 5 より大きくとった場合も同様にして分割データを構成すれば、nが奇数である場合は(n+1)/2個、nが偶数である場合は(n/2)+1個の分割データから元データを復元することができる。この個数は、n個の分割データがあったときに、隣り合ったものを選択せず、かつ、n個目の分割データを選択しないような最大個数に1を加えたものである。つまり、前記最大個数に1を加えれば演算回数の差が1である2つの分割データまたはn個目の分割データとその他のデータを必ず含むこととなるため、復元に必要な個数が前記のとおりといえる。

[0185]

次に、図8に示すフローチャートを参照して、分割数がnで、処理単位ビット長がbである場合の一般的な分割処理について説明する。

[0 1 3 6]

まず、利用者は端末5から分割装置1にアクセスして元データ8を送信し、分割装置1ではデータ送受信手段17が端末5からの元データ8を受信し、分割装置1に供給する(ステップ8401)。また、利用者は端末5から分割数n(n≥8である任意の整数)を分割装置1に指示する(ステップ8403)。この分割数nは分割装置1において予め定められた値を用いてもよい。処理単位ビット長bを決定する(ステップ8405)。なお、bは0より大きい任意の整数である。次に、元データ8のピット長がb×(n1)の整数倍であるか否がを判定し、整数倍でない場合には、元データ8の末尾を0で埋める(ステップ8407)。また、整数倍を意味する変数mを0に設定する(ステップ8409)。

[0 1 3 7]

次に、元データ8のb×(n 1)×m+1ビット目からb×(n 1)ビット分のデータが存在するか 否がが判定される(ステップ 8 4 1 1)。この判定の結果、データが存在しなり場合は、 ステップ 8 4 2 1 に進むことになるが、今の場合は、ステップ 8 4 0 9 で変数mは 0 に設 定された場合であるので、データが存在するため、ステップ 8 4 1 8 に進む。

[0188]

ステップ 8 4 1 8 では、変数 jを 1 から n 1まで変えて、元データ8の b×((n 1)×m+j 1)+1 ピット目から b ピット分のデータを元部分データ8((n 1)×m+j) に設定する処理を繰り返し、これにより元データ8を処理単位ピット長bで区分けした(n 1)個の元部分データ8(1). 8(2). 8(n 1)が生成される。

[0139]

次に、変数jを 1 からn 1まで変えて、乱数部分データR((n 1)×m+j)に乱数発生手段 1 5 から発生する処理単位ピット長bの乱数を設定し、これにより乱数Rを処理単位ピット長bで区分けしたn 1個の乱数部分データR(1)、R(2)、 R(n 1)が生成される(ステップ S 4 1 5)。

[0140]

次に、ステップ S 4 1 7 において、変数 i を 1 からnまで変えるとともに、更に各変数 i において変数 j を 1 からn 1まで変えながら、ステップ S 4 1 7 に示す分割データを生成する ための定義式により複数の分割データ D(i)の各々を構成する各分割部分データ D(i,(n 1)×m+j)を生成する。この結果、次に示すような分割データ Dが生成される。

[0141]

分割データD

=n個の分割データD(i)=D(1), D(2), D(n)

第 1 の 分 割 デ ー タ D(1)

=n 1個の分割部分データD(1,j)=D(1,1),D(1,2), D(1,n 1)

第2の分割データD(2)

=n 1個の分割部分データD(2,j)=D(2,1),D(2,2), D(2,n 1)

50

10

20

30

第nの分割データD(n)

=n 1個の分割部分データD(n,j)=D(n,1),D(n,2), D(n,n 1)

このように変数m=0の場合について分割データDを生成した後、次に変数mを1増やし(ステップ8419)、ステップ8411に戻り、変数m=1に該当する元データ8のb×(n 1) ピット 以降について同様の分割処理を行う。最後にステップ8411の判定の結果、元データ8にデータがなくなった場合、ステップ8411からステップ8421に進み、上述したように生成した分割データDを分割装置1のデータ送受信手段17からネットワーク8を介して保管サーバ7にせれざれ送信し、各保管サーバ7に保管し、分割処理を終了する。図1では保管サーバは3個であるが、分割数に応じて保管サーバを増やし、各分割データを異なる保管サーバに保管することが望ましい。

[0142]

次に、図9に示すフローチャートを参照して、分割数nが2の場合の分割処理について説明する。すなわち、上述した各実施形態は図8のフローチャートのステップ8408に示したように分割数nが3以上(n≥3)の場合についてのものであるので、図9を用いて分割数nが2の場合について説明する。

[0143]

まず、利用者は端末5から分割装置1にアクセスして元データ8を分割装置1に供給する(ステップ8501)。また、利用者は端末5から分割数nとして2を分割装置1に指示する(ステップ8503)。この分割数nは分割装置1において予め定められた値を用いてもよい。それから処理単位ビット長bとして8ビ

ットを決定する(ステップ8505)。次に、元データ8のビット長が8の整数倍である か否かを判定し、整数倍でない場合には、元データ8の末尾を0で埋める(ステップ85 07)。また、整数倍を意味する変数mを0に設定する(ステップ8509)。

[0144]

次に、元データ8の8×m+1ピット目から8ピット分のデータが存在するか否かが判定される(ステップ8511)。この判定の結果、データが存在しない場合は、ステップ8521に進むことになるが、今の場合は、変数mは0に設定されているので、データが存在するため、ステップ8513に進む。

[0145]

ステップ S 5 1 3 では、元データSの8 \times m+1ビット目から 8 ビット分のデータを元部分データS(m+1)に設定し、これにより元部分データS(1)が生成される。

[0146]

次に、乱数部分データR(m+1)に乱数発生手段15から発生する8ピットの乱数を設定し、これにより乱数部分データR(1)が生成される(ステップ8515)。

[0147]

次に、ステップ S 5 1 7 において、同ステップに示す定義式により分割データDの各々を構成する各分割データD(1, m+1), D(2, m+1)が生成される。

[0148]

このように変数m=0の場合について分割データDを生成した後、次に変数mを1増やし(ステップ8519)、ステップ8511に戻り、変数m=1に該当する元データ8の8ピット 以降について同様の分割処理を行う。最後にステップ8511の判定の結果、元データ8にデータがなくなった場合、ステップ8511からステップ8521に進み、上述したように生成した分割データD(1)からD(2)を分割装置1のデータ送受信手段17からネットワーク3を介して保管サーバ7にされぜれ送信し、各保管サーバ7に保管し、分割処理を終了する。図1では保管サーバは3個であるが、このうち2個の保管サーバに各分割データを保管すればよい。

[0149]

ここにおいて、上述した図 9 のフローチャートのステップ 8 5 1 7 における定義式による分割データの生成処理、具体的には分割数 n=2 の場合の分割データの生成処理について詳しく説明する。

10

20

30

4.0

40

30

40

50

[0150]

変数 m=0の 場合には、ステップ S 5 1 7 に示す定義式から各分割データD(1,1),D(2,1)は、次のようになる。

[0151]

D(1, 1)=8(1)*Q(1, 1, 1)

D(2.1)=R(1)

次に、Q(j, i, k)を具体的に求める。ここで、n=2を定義に当てはめると、j, i, kはいずれも1しか値をとらない。

[0152]

c(j, i, k)は1×1行列であるU[1, 1]×(P[1, 1])^(j 1)のi行k列の値としたとき下記のよ 10 テに定義される。

[0153]

c(j, i, k)=1 $\emptyset \ \not \equiv \ Q(j, i, k)=R(k)$ c(j, i, k)=0 $\emptyset \ \not \equiv \ Q(j, i, k)=0$

 $U[1,1] \times (P[1,1])^{(j)} = U[1,1] \times (P[1,1])^{0}$

$$=(1) \times E[1, 1]$$

= $(1) \times (1)$
= (1)

従って、c(1.1.1)は1であるから、Q(1.1.1)はR(1)と定義される。

[0154]

以上から定義式は

D(1, 1)=S(1)*R(1)

D(2, 1)=R(1)

となる。変数mを使用した形式では、

D(1, m+1)=S(m+1)*R(m+1)

D(2, m+1)=R(m+1)

となる。

[0 1 5 5]

なお、分割数 n=2の場合には、 2 個の分割データのうち、どちらか一方を取得しただけでは、元データ8を復元することはできず、 2 個のすべての分割データを取得して元データ8を復元することになる。

[0156]

さて、上述した実施形態においては、ここの分割データのみから、それを構成する部分データ間の演算を行うことによって乱数成分が失われる場合がある。即ち、例えば3分割の場合、各分割部分データは次のように定義される。

[0157]

D(1, 1)=S(1)*R(1)*R(2), D(1, 2)=S(2)*R(1)*R(2),

D(2,1)=S(1)*R(1), D(2,2)=S(2)*R(2),

D(3, 1)=R(1). D(3, 2)=R(2).

D(1)について見ると、例えば、D(1,1)、D(1,2)が取得できると、

D(1, 1)*D(1, 2)=(S(1)*R(1)*R(2))*(S(2)*R(1)*R(2)) =S(1)*S(2)*((R(1)*R(1))*((R(2)*R(2)))

=8(1)*8(2)*0*0

=8(1)*8(2)

となる。 - 般には D(1,j)*D(1,j+1)=S(j)*S(j+1)である。 ここで j は $j=2\times m+1$ 、 mは $m\geq 0$ の任意の整数である。

[0158]

D(1,1)、D(1,2)は、上記の定義より、、元データと乱数の演算により生成されたものであり、D(1,1)、D(1,2) せれぞれを見ても元データの内容は分からないが、D(1,1)*D(1,2)の演算を行うことによりS(1)*S(2)が算出される。これは元データそのものではないが、

20

30

40

50

乱数成分を含んでいない。

[0159]

このように乱数成分が失われると、個々の元部分データについて、例えばS(2)の一部が既知である場合にはS(1)の一部が復元可能となるので、安全ではないと考えられる。例えば、元データが標準化されたデータフォーマットに従ったデータであって、S(2)がそのデータフォーマット中のヘッダ情報やパディング(例えば、データ領域の一部を0で埋めたもの)などを含む部分であった場合には、これらのデータフォーマット固有のキーワードや固定文字列などを含むため、その内容は予測され得る。また、S(2)のうち既知の部分とS(1)*S(2)の値から、S(1)の一部が復元可能である。

[0160]

4分割の場合は、図6より、D(2,j)*D(2,j+1)*D(2,j+2)=8(j)*8(j+1)*8(j+2)である。 ここでjはj=3×m+1、mはm≥0の任意の整数である。

[0161]

5 分割の場合は、図7より、D(i,j)*D(i,j+1)*D(i,j+2)*D(i,j+3)=8(j)*8(j+1)*8(j+2)*8(j+8)である。ここでiは1または3,jはj=4×m+1、mはm≥0の任意の整数である。

[0162]

か割数が5より大きい場合も同様に演算により、乱数成分が失われる。なお、分割数が2の場合にはこのような、問題は生じない。

[0163]

[0164]

この場合、個々の分割データのみでは、されを構成する分割部分データ間で演算を行っても乱数成分が失われない。これは、図10より

D(1, j)*D(1, j+1)=(S(j)*R(j)*R(j+1))*(S(j+1)*R(j+1))

=S(j)*S(j+1)*R(j)*((R(j+1)*R(j+1))

=S(j)*S(j+1)*R(j)*0

=8(j)*8(j+1)*R(j)

D(2, j)*D(2, j+1)=(S(j)*R(j))*(S(j+1)*R(j)*R(j+1))

=S(j)*S(j+1)*(R(j)*R(j))*R(j+1))

=8(j)*8(j+1)*0*R(j+1)

=8(j)*8(j+1)*R(j+1)

D(3, j)*D(3, j+1)=R(j)*R(j+1)

となるからである。

[0165]

また、この場合、3つの分割データのうち2つから、元データを復元することができるという特性は失われていない。これは、D(1)、D(2)を取得してSを復元する場合には、図10にあけるD(1)、D(2)は、図4にあけるD(1)、D(2)を構成する分割部分データを入れ替えたものにすぎないので、明らかにこれらから元データを復元することができ、また、D(1)とD(3)またはD(2)とD(3)を取得してSを復元する場合には、D(3)は乱数のみからなる分割データであるので、D(1)またはD(2)の分割部分データ毎に必要な個数の乱数との排他的論理和演算を行うことにより、乱数部分を消去して元データを復元することができるからである。

[0166]

これは分割数が5より大きい場合でも同様である。

[0167]

この場合も、個々の分割データのみでは、それを構成する分割部分データ間で演算を行っても乱数成分が失われない。これは、図4、図6、図7においては、個々の分割データの分割部分データ間で演算をすると乱数部分が消去されて、3分割の場合には D(1,j)*D(1,j+1)=S(j)*S(j)*S(j+1)(jはj=2×m+1、mはm≥0の任意の整数)となり、4分割の場合にはD(2,j)*D(2,j+1)*D(2,j+2)=S(j)*(S(j+1)*S(j+2)(jはj=3×m+1、mはm≥0の任意の整数)となり、5分割の場合にはD(i,j)*D(i,j+1)*D(i,j+2)*D(i,j+3)=S(j)*S(j+1)*S(j+2)*S(j+2)*S(j+3)(iは1または3、jはj=4×m+1、mはm≥0の任意の整数)となっていたが、上記の通りD(i,j)を生成する個々の定義式からR(j)を削除した(iはn1>i>0、jはj=(n1)×m+1、mはm≥0の任意の整数、nは分割数)ので、一つのR(j)が消去されずに残ることになるためである。

[0168]

また、この場合も、n個の分割データのうちの所定の個数の分割データから、元データを復元することができるという特性は失われていない。

$[0 \ 1 \ 6 \ 9 \]$

まず 3 分割の場合には、D(1)、D(2)を取得して S を復元する場合は、上述した通りR(j) (jは $j=2\times m+1$ 、mは $m\geq 0$ の任意の整数)がD(1,j)*D(2,j+1) から求まり、S(j)が D(2,j)*R(j)*S(j)*R(j)*R(j)

$$=S(j)*0$$

=8(j)

から求まり、R(j+1)が

D(1, j)*S(j)=S(j)*R(j+1)*S(j)

=S(j)*S(j)*R(j+1)

=0*R(j+1)

=R(j+1)

から求まり、上述した通り8(j+1)がD(2,j+1)*R(j+1)から求まる。また、D(1) $\geq D(3)$ またはD(2) $\geq D(3)$ を取得してS を復元する場合には、D(3) は乱数のみからなる分割データであるので、D(1) またはD(2) の分割部分データ毎に必要な個数の乱数との排他的論理和演算を行うことにより、乱数部分を消去して元データを復元することができる。

[0170]

次に4分割の場合には、D(1)、D(2)を取得してSを復元する場合は、R(j+2)が

D(1, j)*D(2, j)=(S(j)*R(j+1)*R(j+2))*(S(j)*R(j+1))

$$=(S(j)*S(j))*(R(j+1)*R(j+1))*R(j+2)$$

=0*0*R(j+2)

=R(j+2)

から求まり、上述した通り8(j)がD(1,j)*R(j+1)*R(j+2)またはD(2,j)*R(j+1)から求まる

[0171]

また、D(2)とD(3)を取得してSを復元する場合には、上述した通りR(j+2)がD(2,j+1)*D 40(3,j+1)が 5 求まり、R(j)がD(2,j+2)*D(3,j+2)から求まり、S(j)が

D(3, j)*R(j)=(S(j)*R(j))*R(j)

=S(j)*(R(j)*R(j))

=S(j)*0

=8(j)

から求まり、R(j+1)が

$$D(2, j)*S(j)=(S(j)*R(j+1))*S(j)$$

$$=(S(j)*S(j))*R(j+1)$$

=0*R(j+1)

=R(j+1)

50

10

20

20

30

40

50

から求まり、上述した通りS(j)がD(1,j)*R(j+1)*R(j+2)または D(2,j)*R(j+1)から求まる

[0172]

また、D(4)と任意の一つの分割データD(1)またはD(2)またはD(3)を取得してSを復元する場合には、D(4)は乱数のみからなる分割データであるので、D(1)またはD(2)またはD(3)の分割部分データ毎に必要な個数の乱数との排他的論理和演算を行うことにより、乱数部分を消去して元データを復元することができる。

[0173]

従って、演算回数の差が1である任意の2つの分割データD(1)とD(2)、または、D(2)とD(3)、または、D(4)と任意の1つの分割データD(1)またはD(2)またはD(3)から8が復元可能である。すなわち、4つの分割データの中から任意に3つの分割データを取得すれば、その中には必ず上述したいずれかのケースが含まれるため、4つのうち任意の3つの分割データから元データを復元可能である。

[0174]

次に 5 分割の場合については、D(1) \times D(2) または D(2) \times D(3) \times D(3) \times D(4) \times D(4) \times D(5) \times

[0175]

従って、演算回数の差が 1 である任意の 2 つの分割データ D(1) \lor D(2)、または、D(2) \lor D(3)、または、D(3) \lor D(4)、または、D(5) \lor 任意の 1 つの分割データ D(1) または D(2) または D(3) または D(4) から元データ 8 が復元可能である。 せして、 5 つの分割データの中から任意に \o 3 つの分割データを取得すれば、 その中には必ずこのいずれかのケースが含まれるため、 5 つのうち任意の \o 3 つから復元可能である \o \o \o 1 になる。

[0176]

また、分割数nを5より大きくとった場合も同様にして分割データを構成すれば、nが奇数である場合は(n+1)/2個、nが偶数である場合は(n/2)+1個の分割データから元データを復元することができる。この個数は、n個の分割データがあったときに、隣り合ったものを選択せず、かつ、n個目の分割データを選択しないような最大個数に1を加えたものである。つまり、前記最大個数に1を加えれば演算回数の差が1である2つの分割データまたはn個目の分割データとその他のデータを必ず含むこととなるため、復元に必要な個数が前記のとおりといえる。

[0177]

なお、上記実施形態のデータ分割方法の処理手順をプログラムとして例えばCDやFDなどの記録媒体に記録して、この記録媒体をコンピュータシステムに組み込んだり、または記録媒体に記録なれたプログラムを通信回線を介してコンピュータシステムにダウンロードしたり、または記録媒体からインストールし、該プログラムでコンピュータシステムを作動させることにより、データ分割方法を実施するデータ分割装置として機能させることができることは勿論であり、このような記録媒体を用いることにより、その流通性を高めることができるものである。

[0178]

上述してきたように、本実施例によれば、所定の定義式が元部分データと乱数部分データの排他的論理和からなるので、従来のように多項式や剰余演算を行う高速かつ高性能な演算処理能力を必要とせず、大容量のデータに対しても簡単な演算処理を繰り返して分割データを簡単かつ迅速に生成することができる。

[0179]

また、生成した複数の分割データのうち分割数よりも少ない数の分割データに対して定義式を適用することにより元データを復元するので、分割数よりも少ない任意の数×の分割データで元データを復元でき、分割数から×を減算した数までの分割データを紛失したり破壊したとしても、元データを復元することができる。

[0180]

さらに、元データをネットワークを介して端末から受信し、この元データに対して元部分データ、乱数部分データおよび分割部分データの生成処理を施して生成された複数の分割部分データをネットワークを介して保管サーバに送信して保管するので、多数のユーザが端末からネットワークを介してアクセスして分割処理を依頼することができ、共通化および経済化を図ることができる。

[0181]

なお、上述した実施形態は、分割データは、乱数のみからなる1つの分割データと、1つの元部分データと1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる1つ以上の分割データを含む場合であるが、上述した実施形態を変形して分割データは、乱数のみからなる1つ以上の分割データと、1つ以上の元部分データと1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる1つ以上の分割データを含むものとしても良い。また、上述した実施形態を変形して、分割データは、1つ以上の元部分データと1つ以上の乱数部分データの排他的論理和演算によって生成された分割部分データからなる2つ以上の分割データを含むものとしても良い。

【図面の簡単な説明】

- [0182]
- 【図1】本発明の一実施形態に係るデータ分割方法を実施するデータ分割装置を含むシステム構成図である。
- 【図2】図1に示す実施形態のデータ分割装置の分割数n=3の場合の分割処理を示すフローチャートである。
- 【図3】16ビットの元データSを8ビットの処理単位ビット長に基づいて分割数n=8で8分割する場合の各データと定義式および各分割部分データから元データを復元する場合の計算式などを示す表である。
- 【図4】分割数 n=3の場合の分割データ、分割部分データ、各分割部分データを生成する定義式を示す表である。
- 【図 5 】図 1 に示す実施形態のデータ分割装置の分割数 n=4の場合の分割処理を示すフローチャートである。
- 【図 6 】分割数 n=4の場合の分割データ、分割部分データ、各分割部分データを生成する 定義式を示す表である。
- 【図7】分割数 n=5の場合の分割データ、分割部分データ、各分割部分データを生成する 定義式を示す表である。
- 【図8】図1に示す実施形態のデータ分割装置の分割数がnで処理単位ビット長がbである場合の一般的な分割処理を示すフローチャートである。
- 【図9】図1に示す実施形態のデータ分割装置の分割数が2である場合の分割処理を示す フローチャートである。
- 【図10】分割数 n=3の場合の分割データ、分割部分データ、各分割部分データを生成する定義式の別の例を示す表である。
- 【図11】分割数 n=8の場合の分割データ、分割部分データ、各分割部分データを生成する定義式の更に別の例を示す表である。
- 【図12】分割数n=4の場合の分割データ、分割部分データ、各分割部分データを生成する定義式の別の例を示す表である。
- 【図13】分割数 n=5の場合の分割データ、分割部分データ、各分割部分データを生成する定義式の別の例を示す表である。

【符号の説明】

- [0183]
 - 1 分割装置
 - 3 ネットワーク
 - 5 端末

50

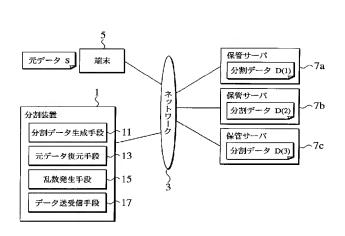
10

20

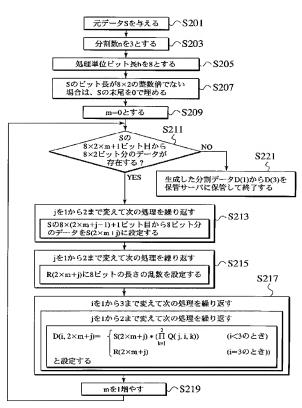
30

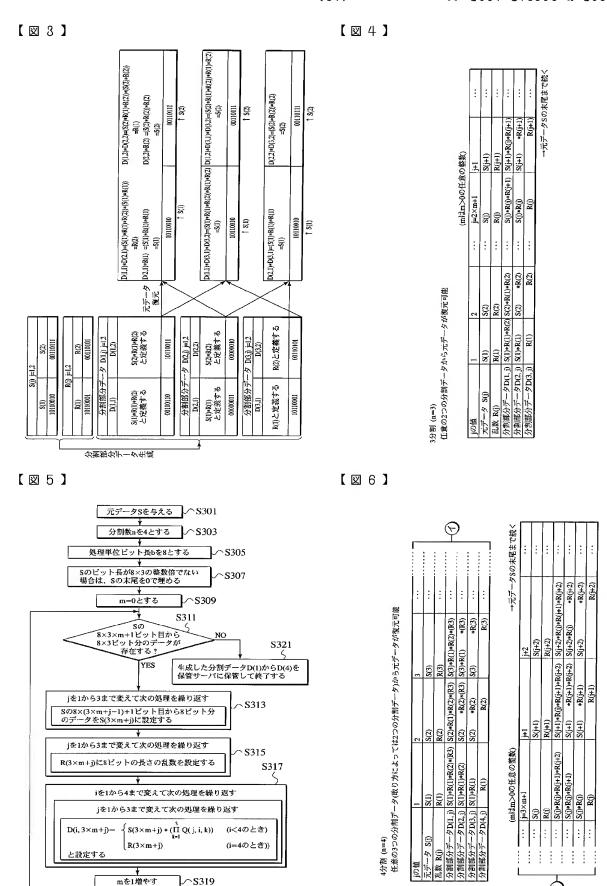
- 7 a . 7 b . 7 c 保管サーバ
- 11 分割データ生成手段
- 13 元データ復元手段
- 15 乱数発生手段
- 17 データ送受信手段

【図1】



[図2]

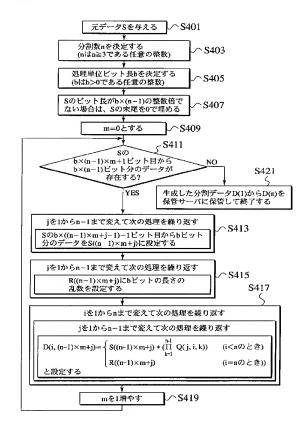




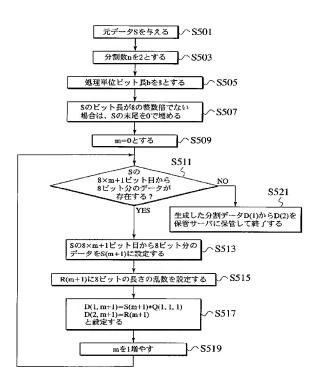
【図7】

				?)				100	:	<u> </u> :	:	Ŀ	ŀ	:	Ŀ	:
:	:	:	:	:	:	:	:	→元データSの末尾まで続く				j+2)*R(j+3)	*R(j+3)	*R(j+3)	*R(j+3)	0.00
	:	:	:	:	:	:	:	=-48				K((+1)*K(·R(+1)			
			2)+(R3)+(R4	2) •(R4)	*(R4)	*(R4)	R(4)	→πÿ	£+į	S(j+3)	R(+3)	S(j+3)*R(j)	S(j+3)+R(j)	S(j+3)+R(j)	S(j+3)	
4	S(4)	R(4)	S(4)*R(1)*R(*(R3)*(R4) S(4)*R(1)*R(2)	S(4)*R(1)	S(4)						$S(\mu+1)*R(j)*R(j+1)*R(j+2)*R(j+3)*R(j+2)*R(j)*R(j+1)*R(j+2)*R(j+3)*R(j+3)*R(j+1)*R(j+1)*R(j+3)*R(j+$	*R(j+2)*R(j+3) S(j+3)*R(j)*R(j+1)	*R(j+2)*R(j+3) S(j+3)*R(j	*R(j+2)	W.: 50
			#(R3)*(R4)	*(R3)*(R4)	*R(3)*(R4) S(4)*R(1)	*R(3)	R(3)					([]*R()+1)*R		*	¥	-
	e e	(E)	8)+R(1)+R(2)	5)*R(1)	Ē	£			j+2	S(j+2)	R(j+2)	3) S(j+2)*F	3) S(j+2)*B	S(j+2)	S(j+2)	
3	8(3)	R(3)	3)-(R4) S(*R(Z)*(R3)*(R4) S(3)*R(1)	3) S(3)	\$(3)						R(J+2)*R(j+	*R(j+1)*R(j+2)*R(j+3) S(j+2)*R(j	R(j+2)		
			K(1)+R(2)+(R	*K(2)*(R	*R(2)*(R3)	*R(Z)	R(2)					R(j)*R(j+1)*		*R(j+1)*R(j+2)	*R(j+1)	Dill
62	S	K(2)	S(2)*	8(2)	8(2)	8(2)			Ŧ	S(j+1)	R(j+1)	S(j+1)*	S(j+1)	S(j+1)	S(j+1)	L
_	8(1)	R(1)	分割部分于一夕D(1, j) [8(1)*R(1)*R(2)+(R4) [8(2)*R(1)*R(2)+(R4) [8(3)*R(1)*R(2)+(R4) [8(4)*R(1)*R(2)+(R4) [8(4)*R(2)+(R3)+(R4) [8(4)*R(2)+(R4)]*(R4)	分割部分データD(2, j) S(1)*R(1)*R(2)*(R3)	分割部分データロ(3,j) 以1)*R(1)*R(2)	3(1)*R(1)	R(1)	(m/tm>0の任意の整数				S(j)*R(j)*R(j+1)*R(j+2)*R(j+3)	S(j)*R(j)*R(j+1)*R(j+2)	R(j+1)		
	-		(f,1)C	(,2)	(['£)	(4, j)	O(2, j)	(m/tm)	i¥¥i	90	Ríj)	S()*R(j)	S()*R(j	S(j)*R(j)*R(j+1)	S()*R(j)	U/U
	g g		データ	データコ	データコ	データ」	データコ		:	:	:	:	:	:	:	:
jの値	元データ S(j)	乱数 R(j)	分割部分	分割部分	分割部分	分割部分データD(4, j) S(1)*R(1)	分割部分データD(5,j)	į		_	-	<u>-</u>	_	-	. ;	:

[図8]



[図9]



【図10】

日本のインシンコン・ファッシュンーン・一文を行う日	C1/G-W 6- /					
			(四はm>0の任意の整数)	(意の整数)	→元データSの末尾まで続く)末尾まで籠く
jの値	1	2	•••	j=2×m+1	Ŧ	:
元データ 8(j)	S(1)	S(2)	:	S(j)	S(j+1)	:
乱数 R(j)	R(1)	R(2)	:	R(j)	R(j+1)	:
分割データD(1,j)	S(1)*R(1)*R(2) S(2)	S(2) *R(2)	:	S(j)*R(j)*R(j+1) S(j+1)	S(j+1) *R(j+1)	:
分割データD(2,j) S(1)*R(1)	S(1)*R(1)	S(2)*R(1)*R(2)	:	S(J)*R(J)	S(j+1)*R(j)*R(j+1)	:
分割データD(3, j)	R(1)	R(2)	:	R(j)	R(j+1)	:

【図11】

【図12】

3分割 (n=3) 任意の2つの分割データから元データが復元可能

				の整数)	<u>+</u>	S(i+1)	R(j+1)	*R(j+1) S(j+1)*R(j)	S(j+1)			176					
				(用は 10の 年 前 の 整数)	i=2×m+1		R(j)	S() *R(j+1)	S(j)*R(j)	R()							
					:	:	:	:	:	:							
		1	-タか復元可能			\$(2)	R(2)	*R(2) S(2)*R(1)*R(2)	S(2) *R(2)	R(2)							
		1	一グから元ブー		12	SCD		1		R(1)							
	225.dnl /	3万部 (n=3)	住原の2つの方割アーダから元アーダが復元リ胎		1の値	-4 SO	Т	分割データD(1,j) S(1)	分割データD(2,j) S(1)*R(1)	分割データD(3.j)							
									×1				Τ.	Γ.	Γ.		Γ.
			(į	D					まで続	:	:	:	:	:	:	:	:
:	:	:		_									しき	1 ±			ଳ
	Ŀ	:	(R4) · · ·	(R4) · · ·	:	:	R(4)		→元データSの末尾まで続く		£3	(£+)	(+3)*R(j)*R(j+1)*R(j+2)*R	(+3)*R(j)*R(j+1) *R(j+3)	+3)+R(j) +R(j+3)	+3) *R(j+3)	R(j+3)
4	S(4)		:	*(R4) · · ·	*(R4) · · ·	ì		•	→元データSの末尾	j+3	S(j+3)	R(j+3)	J+1)*R(J+2)*R(J+3) S(J+3)*R(J)*R(J+1)*R(J+2)*R	*R(j+2)*R(j+3) S(j+3)*R(j)*R(j+1) *R(j	*R(j+2)*R(j+3) S(j+3)*R(j) *R(j-	*R(j+2) S(j+3) *R(j+	R(j+3)
4		:	:	*(R4) · · ·	:	*(R4)	:		→元データSの末尾	j+2 j+3	S(j+3)	R(j+2) R(j+3)	+3) S(j+2)*R(j*R(j+1)*R(j+2)*R(j+3) S(j+3)*R(j)*R(j+1)*R(j+2)*R	*R(j+2)*R(j+3) S(j+3)*R(j)*R(j+1)		S(j+3)	
3		:	ì	:	*(R4) · · ·	S(4) *(R4) ···	R(4)		→元データSの末尾	J+2	S(j+2)	R(j+2))+R(j)+R(j+1)+R(j+2)+R(j+3) S(j+2)+R(j+1)+R(j+2)+R(j+3) S(j+3)+R(j)+R(j+1)+R(j+2)+R	*Rij+1)*R[j+2)*R(j+3) S(j+2)*R(j) *R(j+2)*R(j+3) S(j+3)#R(j)*R(j+1)	*Rij+1)*R(j+2)	*Rij+1) S(j+2) *R(j+2) S(j+3)	
3 4	S(4)	R(4)]+R(2)+(R3)+(R4) S(3)+R(1)+R(2)+(R3)*(R4) S(4)+R(1)+R(2)+(R3)+(R4)	S(2) *R(2)*(R3)*(R4) S(3)*R(1) *(R3)*(R4) S(4)*R(1)-R(2) *(R4) ···	S(3) *R(3)*(R4) S(4)*R(1) *(R4) · · ·	S(3) +R(3) S(4) +(R4) ···	R(3) R(4)			J+2			+2)*R(H-3) S(H-1)*R(J)*R;H-1)*R(H-2)*R(H-3) S(H-2)*R(J)*R(H-1)*R(H-2)*R(H-3) S(H-3)*R(J)*R(J+1)*R(H-1)*R(H-3)	S(J+1) *R(J+2)*R(J+3) S(J+2)*R(J) *R(J+2)*R(J+3)*R(J+3)*R(J)*R(J+1)	S(j+2) *R(j+2)*R(j+3) S(j+3)*R(j)	S(j+2) *R(j+2) S(j+3)	R(j+2)
1 3 4	S(3) S(4)	R(3) R(4)	*R(2)*(R3)*(R4) S(2)*R(1)*R(2)*(R3)*(R4) S(3)*R(1)*R(2)*(R3)*(R4) S(4)*R(1)*R(2)*(R3)*(R4)	*R(2)*(R3)*(R4) S(3)*R(1) *(R3)*(R4) S(4)*R(1)*R(2) *(R4) ···	S(3) *R(3)*(R4) S(4)*R(1) *(R4) · · ·	•R(2) S(3) +R(3) S(4) +(R4) ···	R(3) R(4)		-0の仕意の整数)	J+2	S(j+1) S(j+2)	R(j+2)	$\cdots s (i+1)*k(i+2)*k(i+3) s(i+1)*k(i)*k(i+1)*k(i+2)*k(i+3) s(i+2)*k(i+1)*k(i+2)*k(i+3) s(i+3)*k(i+1)*k(i+1)*k(i+2)*k(i+3)*k(i+3)*k(i+1)*k(i+2)*k(i+3)*k(i+3)*k(i+1)*k(i+3)$	*Rij+1)*R[j+2)*R(j+3) S(j+2)*R(j) *R(j+2)*R(j+3) S(j+3)#R(j)*R(j+1)	*Rij+1)*R(j+2)	*Rij+1) S(j+2) *R(j+2) S(j+3)	R(j+2)

11)

→元データSの末尾まで続く

4分割 (n=4) 任意の3つの分割データ(取り方によっては2つの分割データ)から元デ・タが復元可能

		Ç)			
:	:	:	:	:	:	
S(3)	R(3)	S(3)*R(1)*R(2)*(R3)	S(3)*R(1) *(R3)	S(3) *R(3)	R(3)	
S(2)		S(2)*R(1)*R(2)*(R3)	S(2) *R(2)*(R3)	S(2) *R(2)	R(2)	
S(1)	R(1)		S(1) *R(2)	S(1)*R(1)	R(1)	
元データ S(j)	乱数 R(j)	分割データD(1,j)	分割データD(2, j)	分割データD(3,j)	分割データD(4,j)	
	S(1) S(2) S(3)	S(1) S(2) S(3) R(1) R(2) R(3)	S(1) S(2) S(3) R(1) R(2) R(3) R(3)	S(2) S(3) R(2) R(2) R(2) R(3) R(2) R(2	S(2) S(3) S(3) S(3) S(4) S(4)	S(2) S(3) S(3) S(3) S(4) S(4) S(4) S(2) S(3) S(4) S(5) S(4) S(5) S(5) S(5) S(6) S(6)

(mizmン0の任意の整数) →元データSの末尾まで結	j+3×m+1 [+j] [+2	··· S(j) S(j+1) S(j+2)	··· R(j) R(j+1) R(j+2)	S(j) *R(j+1)*R(j+2) S(j+1)*R(j)*R(j+1)*R(j+2) S(j+2)*R(j)*R(j+1)*R(j+2)	R(j+1) = R(j+1) = R(j+1) * R(j+2) = R(j+2) * R(j+2) * R(j+2)	··· S(j*R(j) S(j+1) *R(j+1) S(j+2) *R(j+2)	RGi RG+1) RG+2)
 (m)	Ĥ.			. S(i)		\neg	_

【図13】

5分割 (n=5) 任意の3つの分割データ(取り方によっては2つの分割データ)から元データが復元可能 - シグき.
- | 10億 | 1 | 元データ SQ) | 5(1) | 五元データ SQ) | 5(1) | 五数 R (0) | R(1) | 分割データDC1, 1) SQ) | 8(2) | 分割データDC2, 1) SQ) | 8(2) | 8(3) | 8(2) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) | 8(3) フロントページの続き

(72)発明者 荻原 利彦

東京都千代田区内幸町一丁目1番6号 エヌ・ティ・ティ・コミュニケーションズ株式会社内

(72)発明者 野村 進

東京都千代田区内幸町一丁目 1 番 6 号 エヌ・ティ・ティ・コミュニケーションズ株式会社内 Fターム(参考) 5B017 AA08 BA10 CA15 CA16